کد کنترل

707A

707A

«علم و تحقیق، کلید پیشرفت کشور است.»
مقام معظم رهبری

جمهوری اسلامی ایران
وزارت علوم، تحقیقات و فناوری
سازمان سنجش آموزش کشور

صبح جمعه
۱۴۰۴/۱۱/۱۰
دفترچه شماره ۲ از ۲

آزمون ورودی دوره‌های دکتری (نیمه‌متمرکز) ـ سال ۱۴۰۵
مهندسی و علم کامپیوتر (کد ۲۳۵۴)

تعداد سؤال: ۱۲۵ سؤال

مدت‌زمان پاسخ‌گویی: ۱۳۵ دقیقه

عنوان مواد امتحانی، تعداد و شماره سؤال‌ها

ردیف	مواد امتحانی	تعداد سؤال	از شماره	تا شماره
۱	ساختمان داده‌ها و طراحی الگوریتم‌ها	۲۰	۱	۲۰
۲	مدار منطقی و معماری کامپیوتر	۲۰	۲۱	۴۰
۳	سیستم‌های عامل پیشرفته	۱۵	۴۱	۵۵
۴	پایگاه داده‌های پیشرفته	۱۰	۵۶	۶۵
۵	شناسایی الگو ـ یادگیری ماشین	۲۵	۶۶	۹۰
۶	شبکه‌های پیشرفته	۱۰	۹۱	۱۰۰
۷	معماری کامپیوتر پیشرفته ـ VLSI پیشرفته	۲۵	۱۰۱	۱۲۵

این آزمون نمره منفی دارد.

استفاده از ماشین‌حساب مجاز نیست.

حق چاپ، تکثیر و انتشار سؤالات به هر روش (الکترونیکی و...) پس از برگزاری آزمون، برای تمامی اشخاص حقیقی و حقوقی تنها با مجوز این سازمان مجاز می‌باشد و با متخلفین برابر مقررات رفتار می‌شود.

* داوطلب گرامی، عدم درج مشخصات و امضا در مندرجات کادر زیر، به‌منزله عدم حضور شما در جلسه آزمون است.

اینجانب ..... با شماره داوطلبی ..... با آگاهی کامل، یکسان‌بودن شماره صندلی خود با شماره داوطلبی مندرج در بالای کارت ورود به جلسه، بالای پاسخ‌نامه و دفترچه سؤالات، نوع و کدکنترل درج‌شده بر روی جلد دفترچه سؤالات و پایین پاسخ‌نامه‌ام را تأیید می‌نمایم.

امضا:

ساختمان داده‌ها و طراحی الگوریتم‌ها:

۱- فرض کنید α و β مقادیر مثبتی باشند که $\alpha + \beta = 1$. چنانچه $T(n) = T(\alpha n) + T(\beta n) + n$، کدام مورد درست است؟

۱) $T(n) = O(\alpha\beta n)$
۲) $T(n) = O(n \log n)$
۳) $T(n) = O(\beta n^{\alpha} \log n)$
۴) $T(n) = O(\alpha n + \beta \log n)$

۲- جواب رابطه بازگشتی $T(n) = T(\frac{2n}{3}) + \log^2 n$، برابر با کدام مورد است؟

۱) $\theta(n)$
۲) $\theta(\log^2 n)$
۳) $\theta(\log^3 n)$
۴) $\theta(n \log^2 n)$

۳- در یک درخت دودویی T برای هر برگ x واقع در عمق d فرض کنید $w(x) = 2^{-d}$. اگر L مجموعه همه برگ‌های این درخت باشد و $\alpha = \sum_{x \in L} w(x)$، آنگاه کدام مورد درخصوص α درست است؟

۱) $\alpha = 1$
۲) $\alpha \leq 1$
۳) $\alpha > 1$
۴) $\alpha < 1$

۴- در یک هرم بیشینه nتایی، $\log n$اُمین بزرگ‌ترین عنصر را با چه مرتبه‌ای به‌صورت کارا می‌توان به‌دست آورد؟

۱) $O(n)$
۲) $O(\log^2 n)$
۳) $O(\log n)$
۴) $O(\log n \log\log n)$

۵- فرض کنید یک جدول درهم‌سازی با اندازه m حاوی تنها یک عنصر با کلید k است. همچنین فرض کنید که با استفاده از یک تابع درهم‌سازی یکنوا، کلیدهایی غیر از k را rبار جستجو می‌کنیم. با چه احتمالی دستِ‌کم یکی از این جستجوها به همان آرایه‌ای می‌رود که تنها عنصر آرایه در آن قرار دارد؟

۱) $(1 - \frac{1}{m})^r$
۲) $1 - (1 - \frac{1}{m})^r$
۳) $1 - (\frac{1}{m})^r$
۴) $\frac{r}{m}$

۶- با کلیدهای ۳، ۲ و ۱ چند درخت AVL می‌توان ساخت؟

۱) ۱
۲) ۲
۳) ۶
۴) C_3تا، که در آن، C_3 سومین جمله دنباله کاتالان است.

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۷- **n قطعه خط افقی و m قطعه خط عمودی داده شده‌اند. می‌خواهیم تعداد نقاط تلاقی آن‌ها را با یک الگوریتم کارا (مستقل از تعداد جواب) به‌دست آوریم. این کار در چه زمانی ممکن است؟**

۱) $O(n + m\log(n + m))$

۲) $O(n + m\log n)$

۳) $O((n + m)\log(n + m))$

۴) $O(n + m\log m)$

۸- **در یک سیستم مدیریت حافظه، ساختار ترکیبی طراحی شده است که رفتار آن چنین است:**

- **عناصر ابتدا در یک صف اولویت‌دار مین‌هیپ (Min-heap) قرار می‌گیرند.**
- **هرگاه تعداد عناصر زوج شود، کوچک‌ترین عنصر هیپ، وارد یک پشته کمکی می‌شود.**
- **هرگاه اندازه پشته کمکی به ۳ برسد، یک عملیات ویژه انجام می‌شود که طی آن، آخرین عنصرِ پشته کمکی دوباره به ریشه هیپ منتقل می‌شود.**
- **هیچ‌کدام از این عملیات‌ها، اولویت عناصر موجود در هیپ را تغییر نمی‌دهد.**

با توجه به این توضیحات، درباره رفتار این ساختار، چند مورد از نکات زیر درست هستند؟

- **ممکن است یک عنصر در طول عمر خود بیش‌از یک بار وارد هیپ شود.**
- **عملیات انتقال عنصر از پشته کمکی به هیپ می‌تواند نظم مین‌هیپ را نقض کند.**
- **ترتیب حذف عناصر از ساختار نهایی، لزوماً مطابق ترتیب اولویت اولیه آن‌ها نیست.**
- **امکان دارد عنصری که دیرتر وارد ساختار شده است، زودتر از تمام عناصر قبلی حذف شود.**

۱) ۱ ۲) ۲

۳) ۳ ۴) ۴

۹- **آرایه‌ای با n عنصرِ متمایز داریم. الگوریتم Split Sort:**

```
SplitSort(A):
  if length(A) ≤ ۱ then return A
  let m = median(A)
  L = {x ∈ A | x < m}, R = {x ∈ A | x > m}
  return concatenate(SplitSort(R), [m], SplitSort(L))
```

ترتیب نهایی خروجی الگوریتم Split Sort برای هر آرایه‌ای از اعداد متمایز چیست؟

۱) ابتدا نزولی، سپس m، سپس صعودی ۲) تقریباً تصادفی

۳) صعودی ۴) نزولی

۱۰- **در آرایه $A = [۱,۲,۳,۴,۵,۶,۷,۸]$ انتخاب Pivot به‌صورت تصادفی، چه تأثیری روی کارایی Quick Sort دارد؟**

۱) میانگین کارایی را به $O(n\log n)$ نزدیک می‌کند.

۲) همیشه باعث بدترین حالت می‌شود ($O(n^۲)$).

۳) پیچیدگی را به $O(\log n)$ کاهش می‌دهد.

۴) تأثیری ندارد.

۱۱- **از چپ به راست، با آرایه $[۱۰,۱۱,۱۲,۸,۹,۷]$ یک BST تشکیل دهید و مشخص کنید کدام مورد حاصل پیمایش RLV آن درخت است؟**

۱) ۱۰،۱۱،۷،۹،۸،۱۲ ۲) ۱۰،۱۱،۹،۷،۸،۱۲

۳) ۱۰،۱۱،۸،۱۲،۹،۷ ۴) ۱۰،۷،۸،۱۲،۱۱،۹

۱۲- **در یک گراف ساده و جهت‌دار، ماتریس همجواری A به‌صورت $n \times n$ داده شده است. می‌خواهیم تابعی بنویسیم که با داشتن این ماتریس و دو گره i و j و یک طول مشخص k، تعداد مسیرهای با طول دقیقاً k بین دو گره i و j را محاسبه کند. کدام مورد، روش صحیحِ مفهومی برای انجام این کار است؟**

۱) محاسبه ماتریس A^k (توان kاُم ماتریس همجواری) و برگرداندن درایه (i , j) این ماتریس به‌عنوان تعداد مسیرها

۲) محاسبه مجموع عناصر سطر i در ماتریس همجواری اولیه A و ضرب آن در k، سپس کم کردن درجه گره j از آن.

۳) مرتب‌سازی گره‌ها براساس درجه ورود، سپس انتخاب کوتاه‌ترین مسیر بین i و j و ضرب طول آن در k برای تخمین تعداد مسیرها

۴) اجرای یک BFS از گره i تا گره j و شمردن تعداد همه مسیرهای ممکن، بدون توجه به طول مسیرها و سپس تقسیم تعداد مسیرها بر k

۱۳- **در یک درخت جستجوی دودویی (BST)، هر گره‌ای می‌تواند صفر، یک یا دو فرزند داشته باشد. می‌خواهیم بزرگ‌ترین عنصر این BST را حذف کنیم. اگر این گره یک فرزند چپ داشته باشد (و هیچ فرزند راستی نداشته باشد)، کدام مورد رفتار درست‌تر و بهینه‌تر و همیشه معتبر برای حذف بزرگ‌ترین عنصر در BST را توضیح می‌دهد؟**

۱) باید کل زیردرخت راست از ابتدا بازآرایی شود، زیرا حذف بزرگ‌ترین گره موجب ازبین‌رفتن ساختار مرتب در کل زیردرخت می‌شود.

۲) پس از حذف بزرگ‌ترین عنصر، باید از بالاترین سطح درخت پیمایشی انجام شود تا بزرگ‌ترین مقدار جدید پیدا شود و در محل گره حذف‌شده قرار گیرد.

۳) فرزند چپ باید ابتدا به کوچک‌ترین عنصر زیردرخت چپ تبدیل شود و سپس در مکان گره حذف‌شده قرار بگیرد تا خاصیت BST حفظ شود.

۴) فرزند چپ گره بزرگ‌ترین مقدار باید مستقیماً جای آن گره بنشیند، بدون هیچ جابه‌جایی دیگر، زیرا تنها گره‌ای است که ترتیب جست‌وجو را نقض نمی‌کند.

۱۴- **در الگوریتم فلوید ـ وارشال، گره‌ها به‌ترتیب ۱ تا n به‌عنوان میانجی بررسی می‌شوند. این ترتیب، چه مفهومی را تضمین می‌کند؟**

۱) از ایجاد چرخه جلوگیری می‌کند.

۲) باعث ایجاد یک درخت گسترده حداقل روی گره‌های ۱ تا k می‌شود.

۳) باعث تشخیص و حذف گره‌های بی‌اثر در کوتاه‌ترین مسیرها می‌شود.

۴) کوتاه‌ترین مسیرهایی که فقط از گره‌های ۱ تا $k-1$ می‌گذرند، قبل از مرحله k نهایی شده‌اند.

۱۵- **برای پیداکردن طولانی‌ترین زیردنباله مشترک دو رشته با طول‌های m و n با برنامه‌ریزی پویا، برای محاسبه هر درایه از ماتریس در بدترین حالت چند درایه ماتریس بررسی می‌شود؟**

۱) n ۲) ۳

۳) ۲ ۴) $n+m$

۱۶- **شما یک آرایه به طول $n = 8$ دارید که به‌صورت تصادفی داده شده است: $A = [12, 7, 5, 9, 3, 8, 2, 6]$. شما باید این آرایه را با استفاده از الگوریتم Merge Sort مرتب کنید. در هر مرحله از این الگوریتم، آرایه به دو نیمه تقسیم می‌شود و سپس این نیمه‌ها با هم ادغام می‌شوند. تعداد مقایسه‌هایی که در این روند برای ادغام دو نیمه انجام می‌شود، چقدر است؟**

۱) ۱۶ ۲) ۱۴

۳) ۱۲ ۴) ۱۰

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۱۷- **الگوریتم‌های مرتب‌سازی حبابی (Bubble Sort) و مرتب‌سازی سریع (Quick Sort) به‌ترتیب برای مرتب‌سازی 2^{10} عدد بر روی یک کامپیوتر به‌کار گرفته شده‌اند. اگر این الگوریتم‌ها برای مرتب‌سازی 2^{30} عدد و بر روی همان کامپیوتر به‌کار گرفته شوند، به‌ترتیب، زمان اجرا چند برابر می‌شود؟**

۱) زمان برای هر دو الگوریتم به یک نسبت زیاد می‌شود. ۲) حدود یک میلیارد برابر ـ حدود ۳ میلیون برابر

۳) حدود یک میلیارد برابر ـ حدود یک میلیون برابر ۴) حدود ۱۰۰۰ میلیارد برابر ـ حدود ۳ میلیون برابر

۱۸- **می‌دانیم حاصل‌ضرب خارجی دو بردار (آرایه یک‌بُعدی) مانند $A=(a_0,a_1,\ldots,a_{n-1})$ و $B=(b_0,b_1,\ldots,b_{n-1})$ یک ماتریس $C_{n\times n}$ است که عناصر آن به‌صورت $C[i][j]=a_i * b_j$ خواهد بود. کدام‌یک از پیاده‌سازی‌های زیر، برای ذخیره‌سازی ماتریس C مناسب‌تر است به‌طوری‌که قابلیت ذخیره‌سازی ماتریس C را متناظر با هر دو بردار A و B با بُعد دلخواه n را داشته و عملیات جمع و ضرب ماتریس‌ها نیز به سادگی قابل انجام (پردازش) باشد؟**

۱) پیاده‌سازی ماتریس C با لیست تک‌پیوندی حلقوی با گره رأس به‌طوری‌که رأس‌ها نیز در یک لیست پیوندی با یکدیگر باشند.

۲) پیاده‌سازی ماتریس C با لیست متعامد (orthogonal) پیوندی

۳) پیاده‌سازی ماتریس C با لیست تک‌پیوندی حلقوی با گره رأس

۴) پیاده‌سازی ماتریس C با لیست تک‌پیوندی حلقوی

۱۹- **می‌خواهیم نشان دهیم که مسئله Subset Sum به Knapsack Problem کاهش‌پذیر است. کدام مورد، نشان‌دهنده درست‌ترین روش کاهش است؟**

۱) کاهش امکان‌پذیر نیست، چون Knapsack پیوسته است.

۲) از Dynamic Programming برای تبدیل استفاده کنیم.

۳) مقدار هر شیء را نصف وزنش بگیریم تا فضای اضافی کنترل شود.

۴) وزن هر شیء را برابر با مقدارش بگیریم و ظرفیت را برابر با هدف مجموع قرار دهیم.

۲۰- **در عمل، چرا الگوریتم‌های تقریبی برای مسائل NP-hard مؤثرند ولی از نظر تئوری، تغییری در رده پیچیدگی ایجاد نمی‌کنند؟**

۱) چون بهینه بودن را فدا کرده و زمان را بهبود می‌دهند.

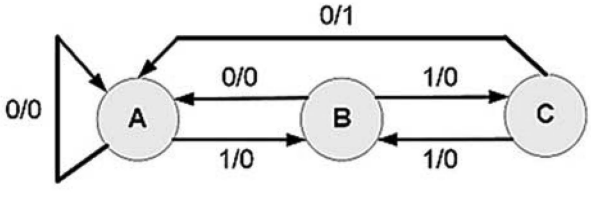
۲) چون از مدل محاسباتی متفاوت استفاده می‌کنند.

۳) چون از فضای حافظه بیشتر استفاده می‌کنند.

۴) چون فقط برای ورودی‌های خاص سریع‌ترند.

مدار منطقی و معماری کامپیوتر:

۲۱- **نمودار حالت زیر، برای یک ماشین Mealy داده شده است. خروجی این مدار در چه صورتی ۱ می‌شود؟**



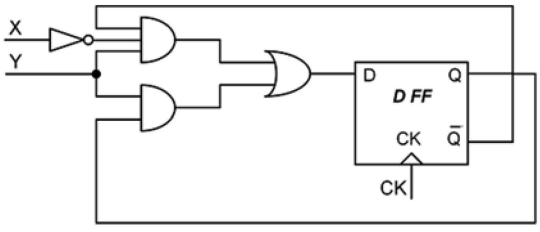
۱) اگر رشته ۱۱۰ مشاهده شود.

۲) اگر یک رشته فرد از یک‌ها مشاهده شود که به صفر ختم شده‌اند.

۳) اگر یک رشته زوج از یک‌ها مشاهده شود که به صفر ختم شده‌اند.

۴) اگر هر رشته متوالی از یک‌ها با حداقل طول دو مشاهده شود که به صفر ختم شده‌اند.

۲۲- می‌خواهیم مدار شکل زیر را با فلیپ‌فلاپ SR بسازیم. توابع ورودی‌های S و R کدام است؟



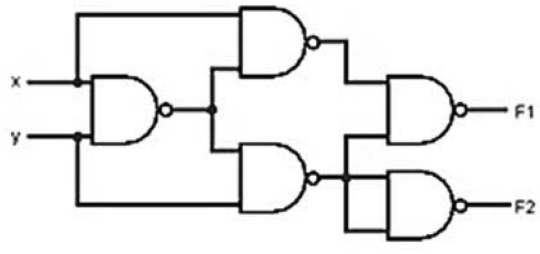
۱) $R = \bar{y}$ و $S = y$

۲) $R = \bar{y}$ و $S = \bar{x}y$

۳) $R = \bar{x}y$ و $S = \bar{y}$

۴) $R = x\bar{y}$ و $S = \bar{x}y$

۲۳- کدام گزاره، برای شکل زیر درست است؟



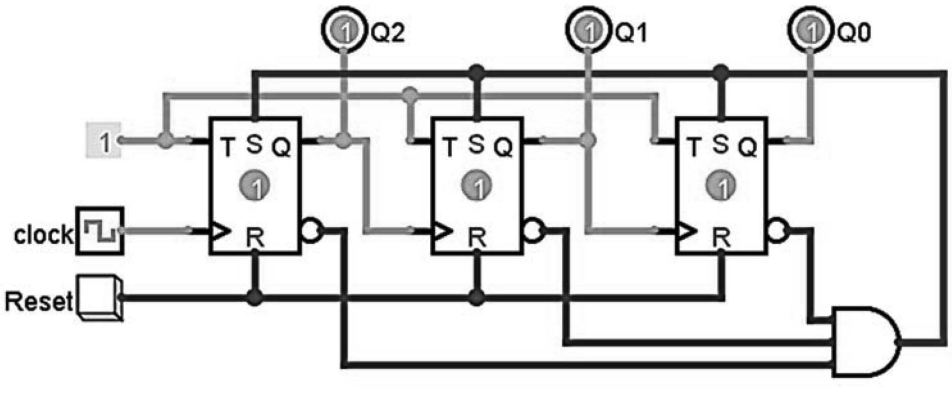
۱) F_1 و F_2 به‌ترتیب خروجی‌های $x = y$ و $x > y$ از یک مقایسه‌کننده هستند.

۲) F_1 و F_2 به‌ترتیب خروجی‌های $x = y$ و $x < y$ از یک مقایسه‌کننده هستند.

۳) F_1 و F_2 به‌ترتیب خروجی‌های حاصل‌جمع (sum) و رقم نقلی (carry) از یک half ـ adder هستند که حاصل $x + y$ را محاسبه می‌کند.

۴) F_1 و F_2 به‌ترتیب خروجی‌های تفاضل (difference) و رقم قرضی (borrow) از یک half ـ subtracter هستند که حاصل $x - y$ را محاسبه می‌کند.

۲۴- اگر خروجی شمارنده آسنکرون زیر را به صورت $Q_2Q_1Q_0$ درنظر بگیریم، این مدار کدام رشته را می‌شمارد؟



۱) ۷ → ۶ → ۵ → ۴ → ۳ → ۲ → ۱ → ۷

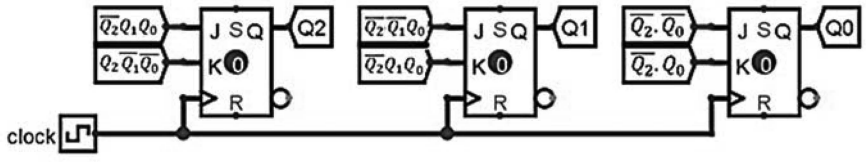
۲) ۷ → ۳ → ۵ → ۱ → ۶ → ۲ → ۴ → ۷

۳) ۷ → ۶ → ۵ → ۴ → ۳ → ۲ → ۱ → ۰ → ۷

۴) ۷ → ۳ → ۵ → ۱ → ۶ → ۲ → ۴ → ۰ → ۷

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۲۵- کدام مورد درباره شمارنده زیر درست است؟



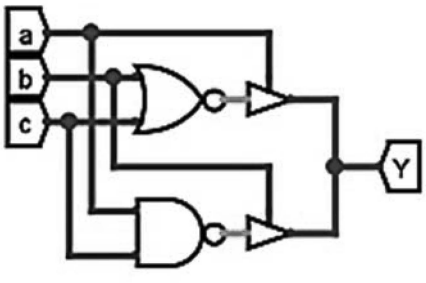
۱) این شمارنده رشته $000 \to 100 \to 011 \to 010 \to 001 \to 000$ را می‌شمارد و خود اصلاح‌گر (self _ correcting) نیست.

۲) این شمارنده رشته $000 \to 000 \to 011 \to 010 \to 001 \to 000$ را می‌شمارد و خود اصلاح‌گر نیست.

۳) این شمارنده رشته $000 \to 100 \to 011 \to 010 \to 001 \to 000$ را می‌شمارد و خود اصلاح‌گر است.

۴) این شمارنده رشته $000 \to 110 \to 011 \to 010 \to 001 \to 000$ را می‌شمارد و خود اصلاح‌گر است.

۲۶- رابطه جبری خروجی Y چیست؟ (توجه کنید که بعضی از ترکیب‌های ورودی غیرمجاز هستند.)



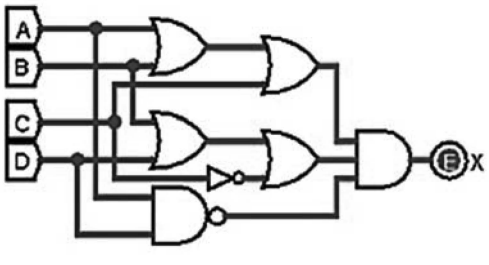
۱) $y = \overline{a}b + \overline{c}$

۲) $y = b + \overline{c}$

۳) $y = \overline{a} + \overline{c}$

۴) $y = ac$

۲۷- مدار شکل زیر، در کدام حالت مخاطره ندارد؟



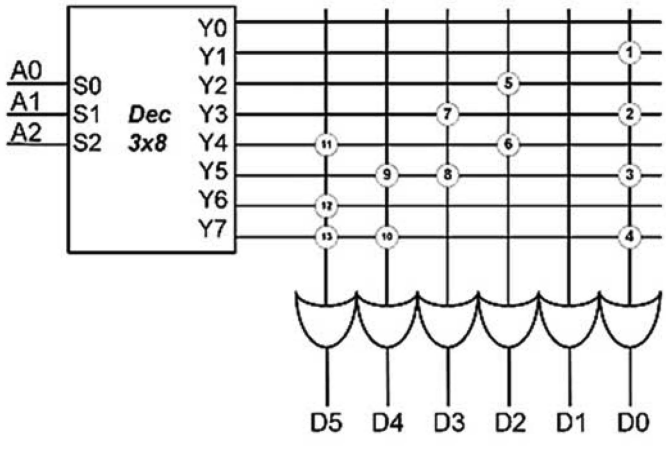
۱) $ABCD = ۱۰۱۱ \to ۱۰۱۰$

۲) $ABCD = ۰۰۰۰ \to ۰۰۱۰$

۳) $ABCD = ۱۰۰۱ \to ۰۰۰۱$

۴) $ABCD = ۰۱۰۰ \to ۰۰۰۰$

۲۸- مدار شکل زیر، یک ROM را نشان می‌دهد که برای محاسبه مربع یک عدد سه‌بیتی طراحی شده است. در برنامه‌ریزی این ROM، چند اشتباه صورت گرفته است. کدام اتصالات به اشتباه اضافه شده‌اند؟



۱) ۶ و ۱۱

۲) ۶ و ۸

۳) ۸ و ۱۱

۴) ۶، ۸ و ۱۱

۲۹- سه تابع f، g و h به صورت زیر تعریف شده‌اند. می‌خواهیم این سه تابع را با ساده‌ترین OR-AND PLA ممکن بسازیم. فرض می‌کنیم در خروجی‌های PLA گیت‌های XORی وجود دارند که امکان مکمل کردن تابع را هم می‌دهند.

$$f(a,b,c,d) = a'b' + a'c'd' + ac$$
$$g(a,b,c,d) = a'b' + ac' + a'c$$
$$h(a,b,c,d) = b' + c'd'$$

مشخص کنید چه ترکیبی از سه تابع را باید بسازیم؟

۱) $\overline{f}, g, h$ ۲) $f, \overline{g}, h$

۳) $\overline{f}, \overline{g}, h$ ۴) f, g, h

۳۰- اگر جدول حالت زیر را ساده کنیم، کدام حالت‌ها معادل خواهند بود؟

حالت فعلی	حالت بعدی		خروجی	
	x = ۰	x = ۱	x = ۰	x = ۱
a	c	b	۰	۰
b	g	f	۱	۰
c	a	f	۰	۰
d	a	e	۰	۰
e	d	c	۰	۱
f	h	b	۱	۰
g	d	a	۰	۱
h	d	c	۰	۱
i	a	e	۱	۰

۱) $a \equiv c, b \equiv f, d \equiv i, e \equiv g \equiv h$

۲) $a \equiv c \equiv d, b \equiv f, e \equiv g \equiv h$

۳) $a \equiv c, b \equiv f, e \equiv g \equiv h$

۴) $a \equiv c, b \equiv f, e \equiv h$

۳۱- با فرض نمایش اعداد به‌صورت مکمل ۲، در کدام‌یک از گزینه‌های زیر، سرریز (overflow) اتفاق می‌افتد؟

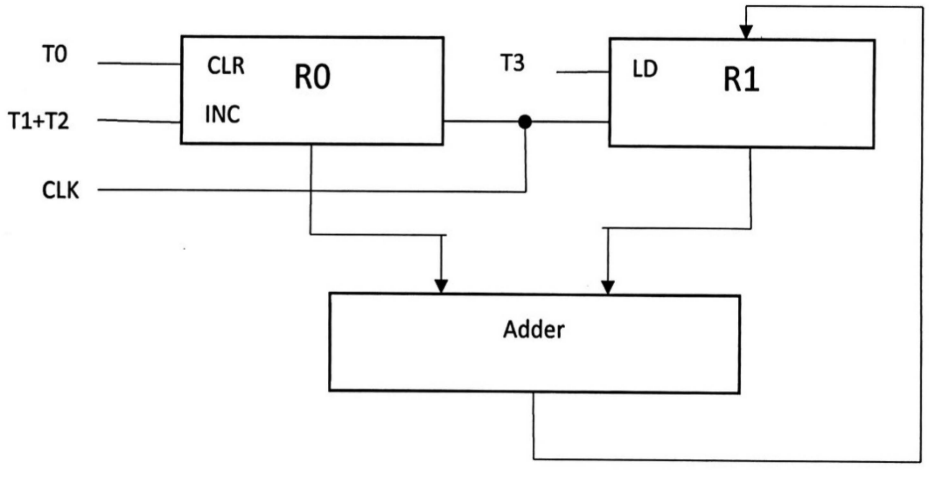
۱) ۰۱۰۱ + ۱۰۰۰

۲) ۰۰۱۰ + ۰۱۰۱

۳) ۰۱۰۰ + ۱۱۱۰

۴) ۱۱۰۰ + ۱۰۱۱

۳۲- در شکل زیر، اگر مقدار اولیه R1 = 20 باشد، بعد از اعمال پالس‌های ساعت T0 تا T3 به مدار، مقدار نهایی ثبات R1 چند است؟ (خطوط کنترلی LD، INC و CLR به‌ترتیب باردهی موازی، افزایش و پاک کردن ثبات هستند.)



۱) ۲۳

۲) ۲۲

۳) ۲۱

۴) ۲۰

۳۳- پردازنده A دارای فرکانس ۴٫۲ GHz و CPI = ۲ و پردازنده B دارای فرکانس ۲٫۱GHz و CPI = ۱ است. درصورت فرض بر اجرای مجموعه دستورات ثابت و یکسان بودن سایر بخش‌های دو پردازنده، کدام مورد درخصوص کارایی پردازنده‌ها درست است؟

۱) کارایی هر دو پردازنده برابر است.

۲) کارایی پردازنده A بیشتر است.

۳) کارایی پردازنده B بیشتر است.

۴) با توجه به فرضیات مسئله نمی‌توان درخصوص کارایی پردازنده‌ها نظر داد.

۳۴- فرض کنید یک برنامه دارید که ۹۸٪ آن را بتوان به‌صورت موازی اجرا کرد. اگر بخواهیم سرعت اجرای آن را ۷ برابر کنیم (نسبت به زمانی‌که روی یک پردازنده تک‌هسته‌ای اجرا می‌شود)، به یک پردازنده چندهسته‌ای نیاز است؟

۱) ۷

۲) ۸

۳) ۹

۴) امکان‌پذیر نیست.

۳۵- واحد DMA باعث می‌شود که نیاز به ثبات‌های پردازنده برای انتقال بین کدام دو قسمت حذف شود؟

۱) حافظه نهان و گذرگاه‌ها ۲) حافظه اصلی و گذرگاه‌ها

۳) حافظه اصلی و ورودی ـ خروجی ۴) حافظه نهان و ورودی ـ خروجی

۳۶- یک واحد محاسباتی لوله‌ای (pipeline) دارای پنج قسمت (stage) با زمان اجرای ۱۹ns، ۱۴ns، ۴۹ns، ۲۹ns و ۳۹ns است. اگر از ثبات‌هایی با تأخیر ۱ns در بین قسمت‌های مختلف لوله استفاده شده باشد، به‌ترتیب، «افزایش سرعت این واحد محاسباتی نسبت به غیرلوله‌ای در اجرای ۱۶ دستور متوالی غیروابسته» و «حداکثر تسریع قابلِ‌حصول در این واحد محاسباتی» چقدر است؟

۱) ۵ و ۵

۲) ۳ و ۳

۳) ۲٫۴ و ۳

۴) ۲٫۴ و ۵

۳۷- اضافه کردن ماژول‌های سخت‌افزاری همانند جداسازی حافظه‌های داده و دستورالعمل، جهت رفع کدام مخاطره در معماری خط لوله استفاده می‌شود؟

۱) RAW ۲) WAW

۳) Race ۴) Structural

۳۸- در ضرب علامت‌دار چهاربیتی ۳ و ۷ به روش بوث، تعداد دفعات شیفت، جمع و تفریق به‌ترتیب برابر کدام مورد است؟

۱) ۴، ۱ و ۱

۲) ۴، ۲ و ۲

۳) ۲، ۲ و ۲

۴) ۲، ۱ و ۱

۳۹- در یک پردازنده با یک سطح حافظه نهان، متوسط زمان دسترسی به حافظه ۲/۴ سیکل کلاک است. اگر داده در حافظه نهان باشد، دستیابی به آن یک سیکل و اگر در حافظه نهان نباشد، ۸۰ سیکل طول می‌کشد تا دیتا آماده شود. اگر بخواهیم با اضافه کردن حافظه نهان سطح ۲، دسترسی به حافظه را ۶۵٪ بهبود دهیم، آنگاه نرخ اصابت حافظه نهان سطح ۲ حدوداً چند درصد باید باشد؟ (فرض کنید دسترسی به حافظه نهان سطح ۲، ۶ سیکل ساعت است.)

۱) ۶۰
۲) ۷۵
۳) ۸۵
۴) ۹۰

۴۰- یک حافظه نهان با ساختار **way set associative – ۲** و با گنجایش ۸ بلوک ۲ کلمه‌ای موجود است. اگر اعداد زیر، از چپ به راست، آدرس کلمه‌هایی باشند که به‌ترتیب توسط یک پردازنده تولید می‌شوند، کدام آدرس‌ها در این حافظه نهان حتماً منجر به **Hit** می‌شوند؟ (حافظه نهان در ابتدا خالی است و انتخاب بلوک برای جایگزینی به روش تصادفی انجام می‌شود.)

→
۱۲, ۱۴, ۳, ۲, ۱۵, ۱۱, ۱۰

۱) ۱۵ و ۱۴
۲) ۱۰، ۳ و ۲
۳) ۱۵، ۱۲ و ۱۰
۴) ۱۵، ۱۰ و ۲

سیستم‌های عامل پیشرفته:

۴۱- کدام مورد، بهترین دلیل وجود پشته جداگانه برای هر فرایند در هسته سیستم‌عامل است؟

۱) جلوگیری از دسترسی مستقیم کاربر به داده‌های هسته
۲) کاهش مصرف حافظه مجازی در سطح کاربر
۳) افزایش سرعت اجرای توابع کاربر در هسته
۴) ساده‌سازی پیاده‌سازی توابع با تقدم در هسته

۴۲- برای کد روبه‌رو، کدام مورد درست است؟

```
void main(){
   int i=2;
   pid_t id = fork();
   if(id > 0){
         for( ; i>=0; i--) fork();
         printf("go");
   }
   else{
         for( ; i<3; i++) fork();
         printf("ahead");
   }
}
```

۱) ممکن است هر دو کلمه، بی‌نهایت بار چاپ شوند.
۲) کلمه go، ۴ بار و کلمه ahead، ۲ بار چاپ می‌شود.
۳) کلمه go، ۸ بار و کلمه ahead، ۲ بار چاپ می‌شود.
۴) کلمه go، ۴ بار چاپ شده و کلمه ahead چاپ نمی‌شود.

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۴۳- مرورگر فایرفاکس در نسخه‌های قدیمی‌تر به‌ازای هر برگه یک ریسمان ایجاد می‌کند، درحالی‌که مرورگر کروم برای مدیریت هر برگه یک فرایند ایجاد می‌کند. کاربری صفحات مختلف یک سایت را در برگه‌های متعدد باز کرده است. کدام مورد درست است؟

۱) می‌توان تصور کرد که تأخیر دسترسی به حافظه نهان (cache) در فایرفاکس به‌دلیل اشتراک داده بالای بین برگه‌ها و نیاز به قفل‌گذاری زیاد، همانند کروم است.

۲) اگر کروم حافظه نهان را به‌صورت حافظه مشترک بین برگه‌ها پیاده‌سازی کند، می‌توان فرض کرد که تأخیر دسترسی‌های هر دو مرورگر نزدیک به‌هم می‌شود.

۳) اگر از مکانیزم سیگنال بین برگه‌ها استفاده کنیم، قطعاً تأخیر دسترسی به حافظه نهان در کروم بهتر است.

۴) تأخیر دسترسی به حافظه نهان (cache) مشترک در کروم، به‌صورت پیش‌فرض سریع‌تر است.

۴۴- مزیت اصلی چندریسمانی در سیستم تک‌هسته‌ای چیست؟

۱) حذف نیاز به زمان‌بندی توسط سیستم‌عامل
۲) کاهش مصرف حافظه نسبت به چندفرایندی
۳) اجرای واقعی موازی روی چند CPU
۴) بهبود پاسخ‌گویی اجرای برنامه‌ها

۴۵- درخصوص spinlockها، کدام مورد زیر نادرست است؟

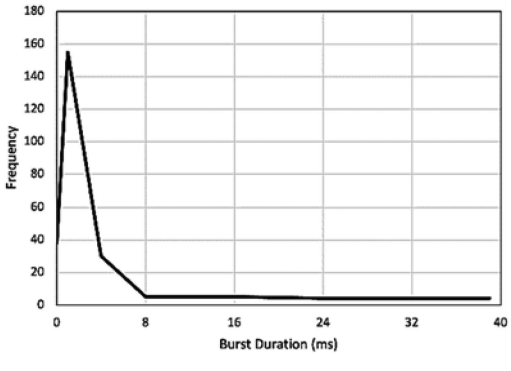
۱) این قفل‌ها برای کرنل مفید هستند، چون ناحیه‌های بحرانی در کرنل کوتاه می‌باشند.

۲) در سیستم‌های چندهسته‌ای باعث بروز مشکل تزاحم کش (cache contention) می‌شود.

۳) عمدتاً در سیستم‌های چندهسته‌ای که ریسمان‌های رقیب در هسته‌های مجزا هستند، مفید است.

۴) در سیستم‌های تک‌هسته‌ای مانع از هزینه‌های تعویض زمینه و بلاک‌شدن بین ریسمان‌های درحالِ‌رقابت می‌شود.

۴۶- در تحلیل نمودار روبه‌رو، کدام مورد نادرست است؟



۱) در بیشتر مواقع، ریسمان‌ها منتظر IO هستند.

۲) زمان‌بندی‌های قبضه‌ای در چنین سیستم‌هایی، بهتر از روش‌های غیرقبضه‌ای عمل می‌کنند.

۳) استفاده از زمان‌بندی‌های مبتنی‌بر اولویت (priority -based)، بهینه‌تر از Round Robin خواهد بود.

۴) افزایش مدت‌زمان استفاده ریسمان‌ها از پردازنده (time slice) در اجرای همروندی تأثیر قابلِ‌توجهی در توان عملیاتی (throughput) سیستم ندارد.

۴۷- می‌دانیم که اندازه صفحات (page) در سیستم‌عامل‌ها عموماً زیر 1 MB است. چه زمانی استفاده از صفحاتی با اندازه‌های بسیار بزرگ (بیش از 1GB) معقول‌تر است؟

۱) فرایندهای محدودی در سیستم، پردازش سنگین بر روی داده‌های حجیم انجام می‌دهند.

۲) فرایندهای محدودی در سیستم، IO محور بوده و تعداد IO در واحد زمان بسیار بالاست.

۳) غالب فرایندهای سیستم، IO محور بوده و در حال تبادل داده‌های حجیم هستند.

۴) غالب فرایندهای سیستم، زمان اجرای طولانی و پردازش سنگین دارند.

۴۸- در مکانیزم فعال‌سازی زمان‌بندی (scheduler activations)، کدام رویداد زیر موجب upcall می‌شود؟

۱) تغییر حالت ریسمان هسته به حالت آماده

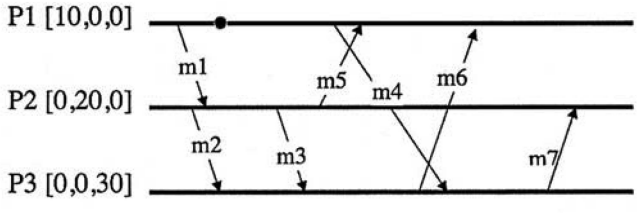
۲) تغییر حالت ریسمان هسته به حالت انتظار

۳) تغییر حالت ریسمان سطح کاربری به حالت آماده

۴) تغییر حالت ریسمان سطح کاربری به حالت انتظار

جدول راهنمایی: با توجه به اطلاعات زیر، به سؤال‌های ۴۹ و ۵۰ پاسخ دهید.

نمودار زیر، تعامل سه فرایند را نشان می‌دهد و بردار ساعت (vector clock) هر فرایند، در شروع سیستم در کنار شماره فرایند نوشته شده است.



۴۹- براساس الگوریتم بردار ساعت، مقدار بردار ساعت P3 در زمان دریافت m4 چه خواهد بود؟

۱) $[۱۲, ۲۳, ۳۴]$ ۲) $[۱۳, ۲۳, ۳۴]$

۳) $[۱۳, ۲۴, ۳۴]$ ۴) $[۱۲, ۲۴, ۳۴]$

۵۰- کدام پیام‌ها رابطه علی ـ معلولی (causality) دارند؟

۱) m4 و m5 ۲) m5 و m2

۳) m6 و m4 ۴) m4 و m3

۵۱- فرض کنید یک شرکت، سامانه‌ای برای پردازش تراکنش‌های بانکی طراحی کرده است. معماری سیستم شامل رابط کاربری، قوانین تراکنش و الگوریتم‌های commit توزیع‌شده و پایگاه داده‌ها است. در ابتدا، تمامی بخش‌ها روی یک سرور قرار داشتند اما با افزایش کاربران سامانه، مدیر سیستم تصمیم می‌گیرد پایگاه داده به یک سرور دیگر و بخشی از منطق بررسی درستی اطلاعات واردشده و اعتبارسنجی سفارش به رابط کاربری منتقل شود. کدام مورد درخصوص سامانه جدید درست است؟

۱) دارای دو لایه و چهار tier است.

۲) دارای دو لایه و سه tier است.

۳) دارای سه لایه و دو tier است.

۴) دارای سه لایه و سه tier است.

۵۲- فرض کنید یک سامانه مدیریت تراکنش‌های مالی، با ویژگی‌های زیر طراحی شده است.

۱- داده‌ها روی چندین سرور در نقاط مختلف جهان ذخیره می‌شوند.

۲- یک سرور مرکزی، مسئول هماهنگی و کنترل تراکنش‌هاست.

کدام مورد درست است؟

۱) این سامانه به دلیل عدم تمرکز داده‌ها در یک سرور، یک سیستم توزیع‌شده است.

۲) این سامانه به دلیل عدم تمرکز داده‌ها در یک سرور، یک سیستم غیرمتمرکز است.

۳) این سامانه به دلیل عدم تمرکز داده‌ها در یک سرور، هم توزیع‌شده و هم غیرمتمرکز است.

۴) این سامانه به دلیل وجود یک سرور مرکزی کنترل صحت تراکنش‌ها، سیستم توزیع‌شده محسوب نمی‌شود.

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۵۳- **در یک سیستم توزیع‌شده مبتنی‌بر الگوریتم Paxos، اگر یک نود پیشنهاددهنده (proposer) پس از ارسال prepare و دریافت promise اکثریت قبل از ارسال accept دچار خرابی شود، کدام حالت زیر محتمل‌تر است؟**

۱) هیچ نودی قادر به ادامه روال اجماع نخواهد بود تا نود crashشده بازیابی شود.

۲) نودهای پذیرنده (acceptors) می‌توانند با پیشنهاددهنده جدید، یک پیشنهاد جدید را ادامه دهند.

۳) نودهای پذیرنده (acceptors) می‌توانند همان پیشنهاد را با پیشنهاددهنده‌های دیگر، تا ثبت کامل ادامه دهند.

۴) نودهای پذیرنده (acceptors) می‌توانند اگر مدتی پیام accept را از پیشنهاددهنده اول دریافت نکنند، فرصت را به پیشنهاددهنده‌های جدید دهند.

۵۴- **در یک شبکه Chord که شناسه‌ها ۶ بیتی هستند، سرورهای $\{۱, ۷, ۱۲, ۲۰, ۳۰, ۳۷, ۴۰, ۴۵, ۵۰\}$ حضور دارند. اگر کاربر گره ۱ بخواهد فایلی با کلید ۴۱ پیدا کند، پیام جستجو از کدام سرورها گذر می‌کند؟**

۱) ۱, ۳۷, ۴۵ ۲) ۱, ۱۲, ۳۷, ۴۵

۳) ۱, ۲۰, ۳۷, ۴۰, ۴۵ ۴) ۱, ۳۷, ۴۰, ۴۵

۵۵- **علی درحالِ خرید از یک سایت با چندین سرور در سراسر جهان است. علی پس از دیدن محصول موردنظر، سفارش را ثبت می‌کند. پس از مدتی، علی صفحه «سفارشات من» را باز می‌کند اما به دلیل حجم بالای سفارشات، این‌بار درخواست علی از سرور دیگری در قاره دیگر پاسخ داده می‌شود. خوشبختانه این صفحه، سفارش علی را به‌طور کامل و همانطور که بوده نشان می‌دهد. این سامانه خرید، چه نوع سازگاری (consistency) داشته‌است؟**

۱) Read - your - writes ۲) Monotonic Reads

۳) Monotonic writes ۴) writes - follow - Reads

پایگاه داده‌های پیشرفته:

۵۶- **هدف از تجمیع (Aggregation) در مدل ER کدام است؟**

۱) ارائه امکان ارتباط خاص از نوع Is-A ۲) تناسب طراحی، با مسئله دنیای واقعی

۳) ارائه امکان وراثت چندگانه ۴) انتزاع (abstraction) و کاهش افزونگی

۵۷- **کدام‌یک از موارد زیر، از اجزای مدل داده (به بیان پایگاه داده) نیست؟**

۱) Data Semantic ۲) Data Sequence

۳) Data Relationship ۴) Data Constraint

۵۸- **فرض کنید در یک تراکنش بانکی، پس از برداشت مبلغ از حساب بانکی ACCNT1 و قبل از انتقال آن به حساب ACCNT2 خطا یا مشکلی برای این تراکنش پیش بیاید، موارد کدام گزینه، با این خطا مرتبط است؟**

۱) Atomicity , Durability ۲) Consistency , Isolation

۳) Consistency , Atomicity ۴) Transparency , Isolation

۵۹- **با شمای $R=\{A,B,C,D,E,F\}$ و مجموعه وابستگی‌های تابعی زیر، بستار AF، یعنی $(AF)^+$ و کلید(های) نامزد رابطه مفروض با شمای R کدام است؟**

$A \rightarrow BCD$
$BC \rightarrow DE$
$B \rightarrow D$
$D \rightarrow A$

۱) ABCDEF و $\{AF, BF, DF\}$

۲) ABCDEF و $\{A, B, D\}$

۳) ABCE و AF

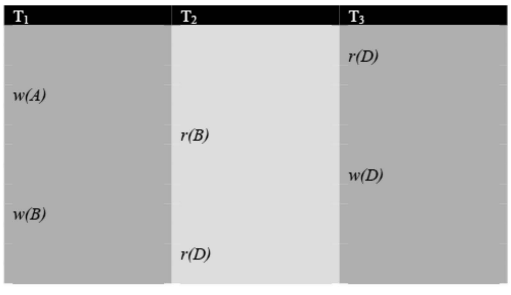
۴) BCDE و BF

۶۰- **کدام‌یک، حالت (وضعیت) نهایی تراکنش‌ها است؟**

۱) Waiting ۲) Failed

۳) Aborted ۴) Partially Committed

۶۱- **با توجه به زمانبندی داده‌شده، کدام مورد درست است؟ (ترتیب‌پذیر تداخلی = Conflict serializable)**



۱) نه ترتیب‌پذیر تداخلی است و نه ترتیب‌پذیر دید (view).

۲) دستورات کلاً تداخلی است، بنابراین نمی‌شود ترتیب‌پذیر باشد.

۳) ترتیب‌پذیر تداخلی و معادل زمانبندی ترتیبی T2→T3→T1 است.

۴) ترتیب‌پذیر تداخلی و معادل زمان‌بندی ترتیبی T3→T2→T1 است.

۶۲- **با توجه به زمانبندی داده‌شده، کدام مورد درست است؟**

$R_1(x)\ W_1(y)\ R_2(y)\ W_3(y)\ W_2(x)\ R_2(x)\ C_1\ C_2\ C_3$

اندیس: شماره تراکنش **R: Read**

W: Write **C: Commit**

۱) Cascade less نیست. ۲) Recoverable نیست.

۳) Cascade less و Recoverable است. ۴) این زمانبندی ترتیبی (serial) است.

۶۳- **درخصوص انبار داده‌ها (Data Warehouse)، کدام مورد نادرست است؟**

۱) می‌تواند چندین جدول بُعد (dimension table) و Fact Table داشته باشد.

۲) با مدل چندبُعدی (multi-dimensional) قابل توصیف است.

۳) می‌تواند چندین Fact Table در هر بُعد داشته باشد.

۴) می‌تواند جدول بُعد تودرتو داشته باشد.

۶۴- **با توجه به شکل زیر، کدام مورد درست است؟**

	ent.	comp.	phone	sec.	ent.	comp.	phone	sec.
Q1	854	882	89	623	1087	968	38	872
Q2	943	890	64	698	1130	1024	41	925
Q3	1032	924	59	789	1034	1048	45	1002
Q4	1129	992	63	870	1142	1091	54	984
	"Chicago"				"New York"			

۱) چون کلید ندارد، قابل بازنمایی به‌صورت جدول نیست.

۲) یک cube سه‌بُعدی و به‌صورت جدول (رابطه‌ای) قابل بازنمایی است.

۳) یک ساختار دوبُعدی است و به‌صورت جدول (رابطه‌ای) قابل بازنمایی نیست.

۴) یک بازنمایی سه‌بُعدی است و فقط به‌صورت جداول تودرتو (Nested) قابل بازنمایی است.

۶۵- **کدام مورد درخصوص materialized view نادرست است؟**

۱) در سطح مفهومی (conceptual level) پایگاه داده توصیف می‌شود.

۲) معادل یک پرس‌وجو (query) و صرفاً برای بازیابی داده‌ها است.

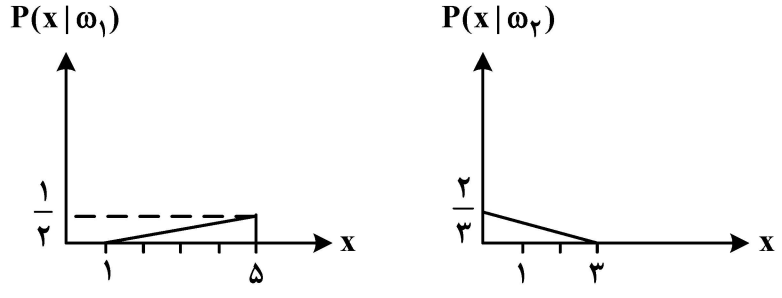
۳) در به‌روزرسانی‌ها ممکن است با مشکل مواجه شود.

۴) مانند جدول ذخیره می‌شود.

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

شناسایی الگو ـ یادگیری ماشین:

۶۶- در یک مسئله طبقه‌بندی دوکلاسی با یک ویژگی، تابع توزیع ویژگی x در دو کلاس در شکل زیر داده شده است. نسبت احتمال پیشین دو کلاس $\frac{P(\omega_1)}{P(\omega_2)}$ چقدر باشد تا مرز تصمیم با طبقه‌بند بیز $x = 2$ باشد؟



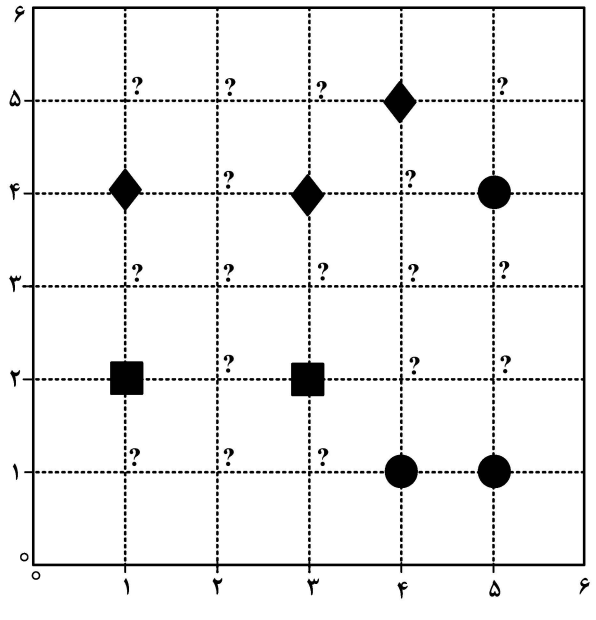
۱) $\frac{۴}{۹}$

۲) $\frac{۵}{۹}$

۳) $\frac{۱۴}{۹}$

۴) $\frac{۱۶}{۹}$

۶۷- در یک مسئله طبقه‌بندی با knn و $k = ۱$، سه کلاس با برچسب ۱ (برای مثلث)، ۲ (برای مربع) و ۳ (برای دایره) موجود است، می‌خواهیم ۱۷ نقطه مشخص‌شده با علامت سؤال در شکل زیر را طبقه‌بندی کنیم، کدام برچسب (کلاس) بیشترین تعداد را خواهد داشت؟ (معیار فاصله اقلیدسی را استفاده کنید و درصورت مساوی بودن فواصل، کلاس با مقدار برچسب عددی کوچک‌تر انتخاب می‌شود.)



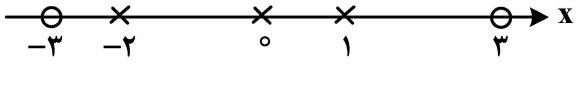
۱) ۱

۲) ۲

۳) ۳

۴) دو کلاس ۱ و ۲، به تعداد مساوی بیشترین تعداد را دارند.

۶۸- درصورتی‌که داده‌های زیر در فضای یک‌بُعدی داده شده باشند، آنگاه نگاشت به فضای دوبُعدی $x \rightarrow \begin{bmatrix} x \\ x^n \end{bmatrix}$ به ازای کدام مقدار n، جدایی‌پذیر خطی خواهد بود؟



۱) صفر

۲) ۱

۳) ۲

۴) ۳

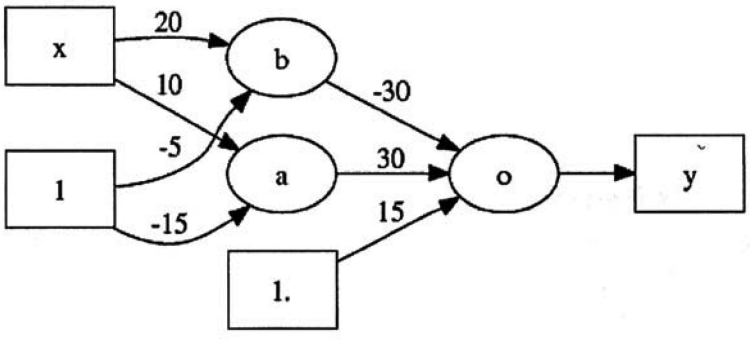
۶۹- در یک مسئله طبقه‌بندی دوکلاسی در فضای دوبُعدی با طبقه‌بند بیزین با شرط آنکه تابع چگالی احتمال دو کلاس توزیع نرمال با ماتریس کوواریانس متفاوت داشته باشند، کدام مورد نمی‌تواند مرز تصمیم باشد؟

۱) لوزی
۲) هذلولی
۳) بیضی
۴) سهمی

۷۰- اگر یک شبکه عصبی پرسپترون MLP با وزن‌های داده‌شده زیر موجود باشد، درصورتی‌که زوج مرتب (x,y) مقدار x ورودی و y برچسب (خروجی) باشد، به ازای سه زوج مرتب (داده آزمون) (۲،۱) و (۱،۰) و (۰،۱)، تعداد داده‌های درست طبقه‌بندی‌شده کدام است؟

(تابع فعالیت نرون‌ها تابع پله $u(net)$ است.)

$$u(net)=\begin{cases}0 & net\le 0\\ 1 & net>0\end{cases}$$

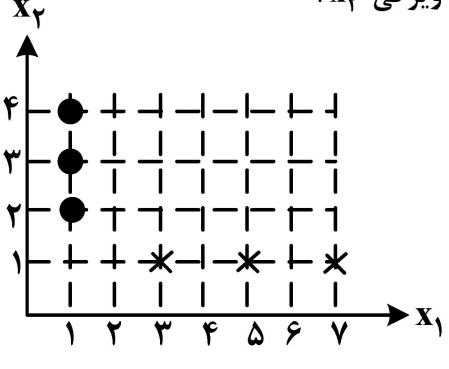


۱) صفر
۲) ۱
۳) ۲
۴) ۳

۷۱- در یک مسئله طبقه‌بندی سه‌کلاسی، از هر کلاس ۱۰۰ داده داریم و هر داده با یک بردار ویژگی با بُعد ۱۲ نمایش داده می‌شود. می‌خواهیم با دو روش PCA و Kernel PCA بُعد بردار ویژگی را به ۳ کاهش دهیم. در هر دو روش باید از ۳ بردار ویژهٔ یک ماتریس استفاده کنیم. ابعاد این ماتریس در روش PCA برابر $n_1\times n_1$ و در روش Kernel PCA برابر $n_2\times n_2$ است. کدام مورد درخصوص n_1 و n_2 درست است؟

۱) $n_1=300$ و $n_2=12$
۲) $n_1=12$ و $n_2=300$
۳) $n_1=n_2=300$
۴) $n_1=n_2=12$

۷۲- اگر معیار فیشر برای انتخاب یک ویژگی را نسبت پراکندگی بین‌کلاسی (مربع اختلاف میانگین دو کلاس) به پراکندگی درون‌کلاسی (میانگین واریانس دو کلاس) تعریف کنیم، برای داده‌های شکل زیر (برای طبقه‌بندی دو کلاسی در فضای دوبُعدی)، معیار فیشر برای ویژگی x_1 بزرگ‌تر است یا ویژگی x_2؟



۱) x_1
۲) x_2
۳) برای هر دو، برابر است.
۴) بستگی به طبقه‌بند مورداستفاده دارد.

۷۳- در بحث انتخاب ویژگی برای کاهش بُعد، می‌خواهیم بُعد بردار ویژگی را از ۱۰ به ۲ کاهش دهیم. پس از انتخاب یک معیار برای ارزیابی ویژگی، روش جست‌وجوی بهینه (جست‌وجوی سراسری) باید این معیار را برای همه دسته‌های دوتایی از ۱۰ تا محاسبه کند که روش زمان‌بری است. برای افزایش سرعت، دو روش زیربهینه پیشرو (forward) و پس‌رو (backward) وجود دارد. کدام مورد درخصوص این روش‌ها نادرست است؟

۱) ممکن است هیچ‌یک از دو ویژگی انتخاب‌شده با روش پیشرو یا پس‌رو، با دو ویژگی انتخاب‌شده در روش بهینه (جست‌وجوی سراسری) یکسان نباشد.

۲) نتیجه روش پیشرو می‌تواند با نتیجه روش بهینه (جست‌وجوی سراسری) یکسان باشد.

۳) نتیجه روش پس‌رو می‌تواند با نتیجه روش بهینه (جست‌وجوی سراسری) یکسان باشد.

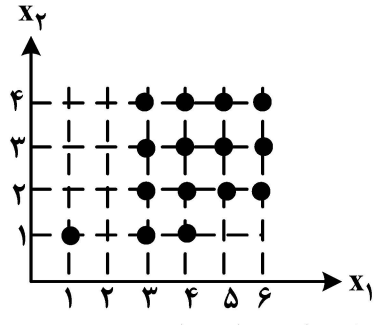
۴) نتیجه روش پیشرو نمی‌تواند با نتیجه روش پس‌رو یکسان باشد.

۷۴- در طبقه‌بند SVM با کرنل، بُعد داده‌ها در فضای جدید (پس از اعمال کرنل) برای کدام‌یک از کرنل‌های زیر، از بقیه بیشتر است؟

۱) گوسی ۲) خطی

۳) چندجمله‌ای ۴) بُعد برای همه کرنل‌ها برابر است.

۷۵- می‌خواهیم ۱۵ داده در شکل زیر را با روش خوشه‌بندی K-means به دو خوشه تقسیم کنیم. کدام مورد درست است؟



۱) فقط یک حالت از انتخاب دو نقطه اولیه وجود دارد که یکی از خوشه‌ها، فقط یک داده خواهد داشت.

۲) نتیجه خوشه‌بندی هم به انتخاب دو نقطه اولیه بستگی دارد و هم به‌ترتیب نشان دادن داده‌ها.

۳) با هر دو نقطه‌ای که الگوریتم را شروع کنیم، هر خوشه‌ای حتماً بیش از دو داده خواهد داشت.

۴) نتیجه خوشه‌بندی، مستقل از ترتیب نشان دادن داده‌ها است.

۷۶- در بحث طبقه‌بندی دوکلاسی با احتمال برابر با بردار ویژگی $\underline{x} \in \mathbb{R}^m$، $\underline{\mu}_i$ بردار میانگین کلاس i اُم و Σ_i ماتریس کوواریانس آن است $(i = ۱,۲)$. ماتریس پراکندگی درون‌کلاسی S_w و پراکندگی بین‌کلاسی S_b به‌صورت زیر تعریف می‌شود:

$$S_w = \Sigma_۱ + \Sigma_۲$$
$$S_b = (\underline{\mu}_۱ - \underline{\mu}_۲)(\underline{\mu}_۱ - \underline{\mu}_۲)^T$$

(T علامت ترانهاده است.)

در روش فیشر برای کاهش بُعد بردار $\underline{x}$ به یک، باید بردار $\underline{P}$ در معادله $y = \underline{P}^T \underline{x}$ به دست آید. کدام گزاره درخصوص این روش نادرست است؟

۱) $S_w^{-۱} S_b$ حداقل یک مقدار ویژه مخالف صفر دارد.

۲) $S_w^{-۱} S_b$ بیش از یک مقدار ویژه مخالف صفر دارد.

۳) $\underline{P}$ بردار ویژه متناظر با بزرگ‌ترین مقدار ویژه ماتریس $S_w^{-۱} S_b$ است.

۴) $\underline{P}$ از ماکزیمم کردن معیار فیشر به صورت $\frac{\underline{P}^T S_b \underline{P}}{\underline{P}^T S_w \underline{P}}$ به دست می‌آید.

۷۷- ماتریس Confusion برای ارزیابی عملکرد یک طبقه‌بند دوکلاسی بر روی داده‌های آزمون استفاده می‌شود که در شکل زیر نشان داده شده است.

برچسب پیش‌بینی‌شده \ برچسب واقعی	کلاس +	کلاس −
کلاس +	TP	FP
کلاس −	FN	TN

سه معیار زیر را داریم:

$$A = \text{Accuracy} = \frac{TP + TN}{TP + TN + FP + FN}$$

$$S_1 = \text{Sensitivity} = \frac{TP}{TP + FN}$$

$$S_2 = \text{Specifity} = \frac{TN}{TN + FP}$$

اگر $A = 0/8$ باشد، کدام گزاره نادرست است؟

۱) ممکن است $S_1 = 0/2$ باشد.

۲) ممکن است $S_2 = 0/9$ باشد.

۳) ممکن است $S_1 = 0/9$ باشد.

۴) ممکن است $S_1 = S_2 = 0/9$ باشد.

۷۸- در طبقه‌بند بیزین، مفهوم احتمال پیشین $P(\omega_i)$ چیست؟

۱) فرکانس نسبی کلاس ω_i را قبل از مشاهده نمونه x مشخص می‌کند.

۲) میزان خطای طبقه‌بندی کلاس ω_i را مشخص می‌کند.

۳) تابع درست‌نمایی احتمال را نرمال‌سازی می‌کند.

۴) توزیع ویژگی کلاس ω_i را نشان می‌دهد.

۷۹- در یک مسئله تک‌بُعدی طبقه‌بندی دوکلاسی هم‌احتمال با طبقه‌بند بیزین، اگر توزیع ویژگی در کلاس C_1 برابر با $N(0,\sigma^2)$ و در کلاس C_2 برابر $N(0,4\sigma^2)$ باشد، برای داده‌ای با مقدار $x = 6\sigma$ درخصوص برچسب به‌دست‌آمده با این طبقه‌بند، کدام مورد درست است؟ (N نمایش‌دهنده توزیع نرمال است و $\sigma > 2$.)

۱) از آن جایی‌که روی مرز تصمیم است، نمی‌توان برچسبی تعیین کرد.

۲) اطلاعات مسئله برای تعیین برچسب کافی نیست.

۳) کلاس C_2

۴) کلاس C_1

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۸۰- فرض کنید از شما به‌عنوان مشاور یک شرکت تولید حافظه‌های usb، خواسته می‌شود تا احتمال خرابی حافظه‌هایشان (p) را تخمین بزنید. بدین منظور، شما یک‌سری آزمایش انجام می‌دهید. بدین‌گونه که در هر آزمایش به تعداد k حافظه تا وقتی‌که یک حافظه usb سالم یافت شود را آزمایش می‌کنید (مثلاً $k = 5$ یعنی ششمین usb سالم بوده است). شما m آزمایش مستقل بدین شکل انجام داده‌اید و $k_1, k_2, ..., k_m$ را ثبت نموده‌اید. تخمین بزرگ‌نمایی بیشینه (ML) برای مقدار p کدام است؟

۱) $p = \frac{1}{m}\sum_{i=1}^{m} k_i$

۲) $p = \frac{1}{m}\frac{\sum_{i=1}^{m} k_i}{\sum_{i=1}^{m} k_i^2}$

۳) $p = \frac{m + \sum_{i=1}^{m} k_i}{m\sum_{i=1}^{m} k_i}$

۴) $p = \frac{\sum_{i=1}^{m} k_i}{m + \sum_{i=1}^{m} k_i}$

۸۱- یک مسئله طبقه‌بندی دوکلاسی با احتمال پیشین P_1 و P_2 و با یک ویژگی را درنظر بگیرید. تابع چگالی احتمالی ویژگی در کلاس اول یک توزیع گوسی با میانگین ۲ و واریانس σ_1^2 و در کلاس دوم یک توزیع گوسی با میانگین ۵ و واریانس σ_2^2 است. در طبقه‌بند بیز، با فرض اینکه فقط یک مرز داشته باشیم، کدام گزاره درخصوص مرز طبقه‌بند درست است؟

۱) مرز همواره در ناحیه $2 < x < 5$ است.

۲) مرز هر مقداری در $\mathbb{R}$ می‌تواند باشد.

۳) مرز همواره در ناحیه $x \geq 5$ است.

۴) مرز همواره در ناحیه $x \leq 2$ است.

۸۲- در یک مسئله طبقه‌بندی دوکلاسی برای یک دسته داده خطی جدایی‌پذیر، طبقه‌بند C-SVM را برای چند مقدار C آموزش داده‌ایم. برای کدام‌یک از مقادیر $C = 1$، $C = 10$ و $C = 100$، خطای طبقه‌بندی روی داده‌های آموزش بیشتر است؟

۱) ۱۰۰

۲) ۱۰

۳) ۱

۴) برای داده خطی جدایی‌پذیر، خطا در همه حالت‌ها برابر صفر است.

۸۳- در یک طبقه‌بندی دوکلاسی با طبقه‌بند SVM برای یک مسئله جدایی‌پذیر خطی، مفهوم حاشیه (margin) با کدام مورد بهتر تفسیر می‌شود؟

۱) فاصله بین میانگین دو کلاس

۲) فاصله بین مرز تصمیم از مبدأ مختصات

۳) فاصله بین مرز تصمیم تا نزدیک‌ترین داده

۴) نزدیک‌ترین فاصله بین مرز تصمیم تا میانگین هر کلاس

۸۴- **یک راه برای اینکه از ماشین بردار پشتیبان (SVM) برای دسته‌بندی چندکلاسی استفاده کنیم، استفاده از روش یکی در برابر بقیه (One against All) است. کدام مورد درخصوص این روش درست است؟**

۱) در این روش نمی‌توان دسته‌بندها را به صورت مستقل از هم آموزش داد.

۲) در این روش برای دسته‌بندی n کلاسه، در مجموع، n دسته‌بند دوکلاسی ایجاد می‌شود.

۳) در این روش برای دسته‌بندی n کلاسه، در مجموع، $\frac{n(n-1)}{2}$ دسته‌بند دوکلاسی ایجاد می‌شود.

۴) در این روش برای دسته‌بندی n کلاسه، در مجموع $\frac{n(n+1)}{2}$ دسته‌بند دوکلاسی ایجاد می‌شود.

۸۵- **در PCA، بردار ویژه متناظر با اولین مؤلفه اصلی چه چیزی را نشان می‌دهد؟**

۱) راستای عمود بر میانگین راستاهای پراکندگی کل داده‌ها

۲) میانگین راستاهای پراکندگی کل داده‌ها

۳) راستای حداقل پراکندگی در داده‌ها

۴) راستای حداکثر پراکندگی در داده‌ها

۸۶- **در الگوریتم یادگیری پرسپترون با ضریب یادگیری $\eta = 0/9$ و خطای مطلوب صفر، چه اتفاقی می‌افتد اگر مسئله، خطی جدایی‌پذیر نباشد؟**

۱) الگوریتم هرگز همگرا نمی‌شود.

۲) با انتخاب مناسب وزن‌های اولیه، الگوریتم همگرا می‌شود.

۳) الگوریتم همگرا می‌شود، ولی جواب بسته به وزن‌های اولیه دارد.

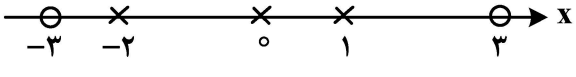
۴) مستقل از وزن‌های اولیه، الگوریتم به یک جواب ثابت همگرا می‌شود.

۸۷- **در یک مسئله طبقه‌بندی دوکلاسه، از هر کلاس ۵ داده موجود است. درصورت استفاده از طبقه‌بند K-NN با $k = 9$، مقدار صحت (Accuracy) با روش ارزیابی leave-one-out چند درصد خواهد بود؟**

۱) ۱۰۰ ۲) ۵۰

۳) ۲۵ ۴) صفر

۸۸- **در صورتی‌که داده‌های زیر در فضای یک‌بُعدی داده شده باشند، یک شبکه عصبی MLP با حداقل چند لایه پنهان می‌تواند این مسئله را حل کند؟ (تابع فعالیت نرون‌ها پله واحد است.)**



۱) ۳

۲) ۲

۳) ۱

۴) صفر

۸۹- **در یک مسئله طبقه‌بندی، یکی از کلاس‌ها سیب می‌باشد که با دو ویژگی کمی‌شده وزن و رنگ مشخص شده‌اند. برای انتخاب داده‌های آموزشی، دو روش زیر پیشنهاد شده است:**

۱ ـ انتخاب همه سیب‌ها از یک درخت

۲ ـ انتخاب هر سیب از یک درخت متفاوت

در این صورت، کدام مورد درخصوص تخمین دو ویژگی کمی بالا با دو روش فوق درست است؟

۱) بایاس در روش ۱ از روش ۲ بیشتر است، ولی واریانس آن کمتر است.

۲) واریانس در روش ۱ از روش ۲ بیشتر است، ولی بایاس آن کمتر است.

۳) بایاس و واریانس روش ۲ از روش ۱ بیشتر است.

۴) بایاس و واریانس روش ۱ از روش ۲ بیشتر است.

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۹۰- درخصوص روش‌های مختلف خوشه‌بندی، کدام مورد درست است؟

۱) در همه روش‌های خوشه‌بندی، تعداد خوشه‌ها در طول اجرای الگوریتم مشخص می‌شود.

۲) در برخی روش‌های خوشه‌بندی، تعداد خوشه‌ها باید از قبل معلوم باشد.

۳) در همه روش‌های خوشه‌بندی، تعداد خوشه‌ها باید از قبل معلوم باشد.

۴) هیچ‌کدام

شبکه‌های پیشرفته:

۹۱- پروتکل HTTP/2 با هدف بهبود کارایی و کاهش تأخیر نسبت به HTTP/1.1 طراحی شده است. کدام مورد به طور دقیق، یکی از مکانیزم‌های کلیدی HTTP/2 و مشکلی که در HTTP/1.1 برطرف می‌کند را توصیف می‌نماید؟

۱) HTTP/2 با استفاده از فشرده‌سازی سرآیند (HPACK)، نه‌تنها حجم داده‌های ارسالی را کاهش می‌دهد، بلکه با رمزنگاری سرآیندها، یک لایه امنیتی جدید ایجاد می‌کند که می‌تواند جایگزین TLS در سناریوهای خاصی شود که سربار رمزنگاری کامل مورد نیاز نیست.

۲) ویژگی Server Push در HTTP/2 به سرور اجازه می‌دهد تا منابعی مانند فایل‌های CSS و JS را که هنوز کلاینت درخواست نکرده، پیشاپیش ارسال کند. این‌کار اساساً با حذف کامل نیاز به اتصال TCP برای منابع آتی، تأخیر ناشی از RTT را کاهش می‌دهد.

۳) HTTP/2 با جایگزینی کامل پروتکل TCP با یک پروتکل مبتنی‌بر UDP مانند QUIC، مشکل مسدود شدن در ابتدای صف (Head-of-Line Blocking) در لایه انتقال را حل می‌کند و بدین‌ترتیب، از دست رفتن یک بسته، تأثیری بر تحویل جریان‌های (streams) دیگر نخواهد داشت.

۴) HTTP/2 با استفاده از مالتی‌پلکسینگ (Multiplexing)، به چندین درخواست و پاسخ اجازه می‌دهد تا به صورت همزمان و درهم تنیده (interleaved) روی یک اتصال TCP واحد مبادله شوند. این مکانیزم، مشکل مسدود شدن در ابتدای صف (Head-of-Line Blocking) در لایه کاربرد را که در HTTP/1.1 حتی با Pipelining وجود داشت، برطرف می‌کند.

۹۲- در یک شبکه MPLS L3VPN که از LDP برای برپایی LSPها در هسته و از MP-BGP برای توزیع Routeهای VPN استفاده می‌کند، کدام مورد رابطه صحیح بین Label بیرونی و درونی، نوع FEC و پروتکلِ توزیع‌کننده هر Label را بیان می‌کند؟

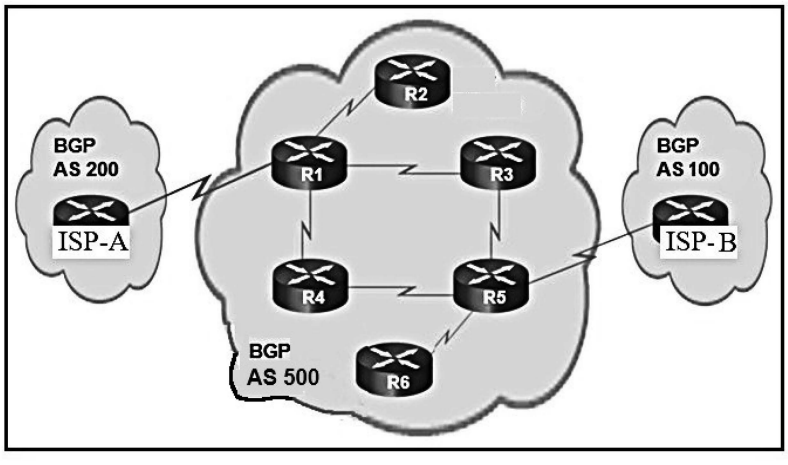
۱) Label بیرونی در مسیر برگشت (Downstream) توزیع نمی‌شود، بلکه در هر PE به‌صورت Local اختصاص یافته و تنها در زمان ارسال Packet در Header قرار داده می‌شود.

۲) Label بیرونی توسط MP-BGP براساسPrefix های VPN توزیع می‌شود و FEC آن (RD, Prefix) است و Label درونی توسط LDP بر اساس مسیرهای Backbone توزیع می‌شود.

۳) Label بیرونی توسط LDP براساس FEC= آدرس Loopback روتر PE مقصد توزیع می‌شود و Label درونی توسط MP-BGP براساس FEC = VPNv4 (RD:IPv4 Prefix) میان PEها توزیع می‌شود.

۴) هر دو Label توسط LDP براساس FEC = Prefixهای مشتری توزیع می‌شوند و MP-BGP فقط صفات مسیریابی (Attributes) را حمل می‌کند.

۹۳- **در شکل زیر، سامانه خودمختار (AS) شماره 500 به‌صورت یک AS ترانزیت بین دو سامانه خودمختار بیرونی، یعنی AS 200 و AS 100 عمل می‌کند. روتر R1 با روتر ISP-A در AS 200، و روتر R5 با روتر ISP-B در AS 100، همسایگی EBGP دارند. بین روترهای R1 تا R6 یک IGP پایدار برقرار است. در AS 500 ویژگی BGP Synchronization غیرفعال شده است. برای آن‌که مسیریابی بین دو AS خارجی 200 و 100 از طریق AS 500 به‌درستی کار کند، کدام دسته از روترهای داخل AS 500 باید دارای رابطه iBGP peer با یکدیگر به‌صورت Full-Mesh یا با مکانیزم مناسب دیگر مثل Route Reflector باشند؟**



۱) فقط روترهای R1 و R5
۲) روترهای R1، R3 و R5
۳) فقط روترهای R1، R2 و R3
۴) همه‌ی روترهای R1 تا R6

۹۴- **شکل زیر، بخشی از پیکربندی روتر R3 را نشان می‌دهد (خروجی دستور show running-config). مدیر شبکه درحال راه‌اندازی BGP است. R3 در AS شماره 65200 قرار دارد و با روتر همسایه در AS شماره 65100 ارتباط BGP برقرار خواهد کرد:**

```
R3# show running-config

<output omitted>

router bgp 65200
 bgp log-neighbor-changes
 no bgp default ipv4-unicast
 neighbor 10.12.1.1 remote-as 65100
 !
```

با توجه به این پیکربندی، کدام گام پیکربندی باید انجام شود تا Session BGP با روتر همسایه 10.12.1.1 برقرار شود؟

۱) Initialize و Activate آدرس‌فمیلی (Address Family) مناسب برای این همسایه
۲) اعلان (Advertise) کردن شبکه‌های متصل به روتر R3 در BGP
۳) تنظیم زمان‌سنج keepalive برای همسایه
۴) راه‌اندازی مجدد فرایند BGP روی R3

۹۵- **یک شرکت برای افزایش افزونگی اتصال به اینترنت، از BGP Multihoming استفاده می‌کند. مدیر شبکه می‌خواهد مطمئن شود که این شرکت به‌طور ناخواسته به یک AS ترانزیت اینترنتی برای سایر شبکه‌ها تبدیل نشود. کدام روش می‌تواند از ایجاد وضعیت Internet Transit جلوگیری کند؟**

۱) اعمال سیاست‌های BGP خروجی که فقط اجازه انتشار (Route (Advertiseهای محلی AS را می‌دهند.
۲) تخصیص یک مرکز داده یا مکان مشخص برای مدیریت ترافیک ترانزیت اینترنت
۳) اطمینان از این‌که هیچ نشست IGP روی روترهای BGP محلی فعال نباشد.
۴) پیاده‌سازی iBGP روی همه روترهای داخل AS محلی

۹۶- **تفاوت اصلی بین پرس‌وجوهای تکراری (iterated DNS queries) و پرس‌وجوهای بازگشتی (recursive DNS queries) چیست؟**

۱) پرس‌وجوهای بازگشتی از UDP استفاده می‌کنند، درحالی‌که پرس‌وجوهای تکراری از TCP استفاده می‌کنند.

۲) پرس‌وجوهای تکراری از پورت ۵۳ استفاده می‌کنند، درحالی‌که پرس‌وجوهای بازگشتی از پورت ۵۴ استفاده می‌کنند.

۳) پرس‌وجوهای تکراری از UDP استفاده می‌کنند، درحالی‌که پرس‌وجوهای بازگشتی از TCP استفاده می‌کنند.

۴) نحوه ادامه دادن پرس‌وجو و یافتن پاسخ نهایی

۹۷- **در یک سوییچ OpenFlow که نقش روتر IP را بازی می‌کند، یک برنامه مسیریابی سه قانون زیر را در جدول فورواردینگ نصب می‌کند:**

12.1.2.0/24 ← خروجی روی لینک ۱

12.0.0.0/8 ← خروجی روی لینک ۲

12.1.0.0/16 ← خروجی روی لینک ۳

قرار است رفتار سوییچ از نظر انتخاب مسیر، دقیقاً مطابق Longest Prefix Match در روترهای IP باشد. از آن‌جاکه در OpenFlow برای این کار باید از priority استفاده شود، ترتیب اولویت این سه قانون (از بالاترین به پایین‌ترین) چگونه باید تنظیم شود؟ (اولویت سوم < اولویت دوم < اولویت اول)

۱) 12.0.0.0/8 > 12.1.0.0/16 > 12.1.2.0/24

۲) 12.1.2.0/24 > 12.1.0.0/16 > 12.0.0.0/8

۳) 12.1.0.0/16 > 12.0.0.0/8 > 12.1.2.0/24

۴) هر سه قانون می‌توانند یکسان باشند، چون OpenFlow به‌طور خودکار Longest Prefix Match را اعمال می‌کند.

۹۸- **در لینک‌های بی‌سیم، اجرای TCP با کدام سازوکار کنترل ازدحام مناسب‌تر است؟**

۱) اجرای TCP روی لینک بی‌سیم و سیمی از نظر کنترل ازدحام هیچ تفاوتی ندارد و انتخاب بین CUBIC و BBR بر کارایی تأثیری ندارد.

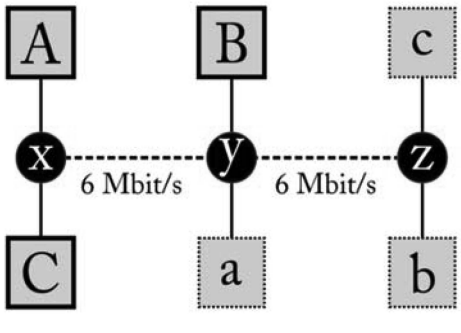
۲) باید از اجرای TCP با کنترل ازدحام مبتنی‌بر ECN استفاده نمود.

۳) الگوریتم BBR معمولاً رفتار بهتری از خود نشان می‌دهد.

۴) الگوریتم CUBIC بهترین عملکرد را دارد.

۹۹- **در شبکه شکل زیر، سه جریان زیر به‌طور هم‌زمان وجود دارد:**

- **جریان A → a از مسیر A–x–y–a**
- **جریان B → b از مسیر B–y–z–b**
- **جریان C → c از مسیر C–x–y–z–c**



ظرفیت هر دولینک x–y و y–z، ۶ مگابیت بر ثانیه است. سایر لینک‌ها بدون محدودیت فرض می‌شوند. کدام‌یک از تخصیص‌های زیر، تخصیص تناسباً منصفانه (proportionally fair) برای نرخ‌های این سه جریان به‌ترتیب A→a، B→b و C→c بر حسب مگابیت بر ثانیه است؟

۱) ۴، ۴ و ۲ ۲) ۳، ۳ و ۳

۳) ۱، ۱ و ۵ ۴) ۲، ۲ و ۴

۱۰۰- در یک فایروال حالت‌مند مبتنی‌برOpenFlow، سیاست این است که هیچ میزبان خارجی حق ندارد به یک میزبان داخلی ترافیک بفرستد، مگر این‌که همان میزبان داخلی قبلاً ارتباط را با او آغاز کرده باشد. کنترلر برای جریان‌هایی که از داخل به خارج آغاز می‌شوند، به‌صورت واکنشی (reactive) قانون‌های دوطرفه را روی سوییچ نصب می‌کند. هدف این است که ترافیکِ بیهوده به سمت کنترلر کمینه شود. جدول جریان سوییچ قبل از ورود هر نوع ترافیکی باید چگونه مقداردهی اولیه شود؟

۱) فقط یک قانون table-miss که «همه بسته‌ها را به کنترلر بفرست» تا کنترلر برای هر بسته تصمیم بگیرد.

۲) یک قانون با اولویت بالا که «هر بسته با in_port = external را به کنترلر بفرست» و یک قانون table-miss با عمل Drop برای سایر بسته‌ها.

۳) یک قانون با اولویت بالا که «هر بسته با in_port = external را Drop کن» و یک قانون table-miss که «باقی بسته‌ها (اعم از داخلی یا خارجی) را به کنترلر بفرست».

۴) یک قانون با اولویت بالا که «هر بسته با in_port = external و مقصد در شبکه داخلی را Drop کن» و یک قانون با اولویت بالا که «هر بسته با in_port = internal را به کنترلر بفرست» و درنهایت، یک قانون table-miss با عمل Drop برای سایر ترافیک‌ها.

معماری کامپیوتر پیشرفته ـ VLSI پیشرفته:

۱۰۱- چهار رقم قابل نمایش دهدهی داریم. مکمل ریشه (Radix complement) عدد ۲۷۹۶ کدام است؟

۱) ۲۷۹۶−

۲) ۷۲۰۳

۳) ۷۲۰۴

۴) ۸۳۱۴

۱۰۲- در رابطه با پهنای باند (Bandwidth) و تأخیر (Latency) در حافظه، کدام مورد درست است؟

۱) اگر تأخیر کاهش یابد، پهنای باند به همان نسبت افزایش می‌یابد.

۲) اگر پهنای باند افزایش یابد، تأخیر به همان نسبت کاهش می‌یابد.

۳) اگر پهنای باند افزایش یابد، تأخیر به همان نسبت افزایش می‌یابد.

۴) پهنای باند و تأخیر، ارتباطی با هم ندارند.

۱۰۳- فرض کنید پردازنده‌ای داریم که ۷۵ درصد دستورات آن، قابل موازی شدن است. درصورتی‌که به‌جای استفاده از یک پردازنده تک‌هسته، از یک پردازنده ۵ هسته‌ای استفاده کنیم، چه تسریعی حاصل خواهد شد؟

۱) ۵

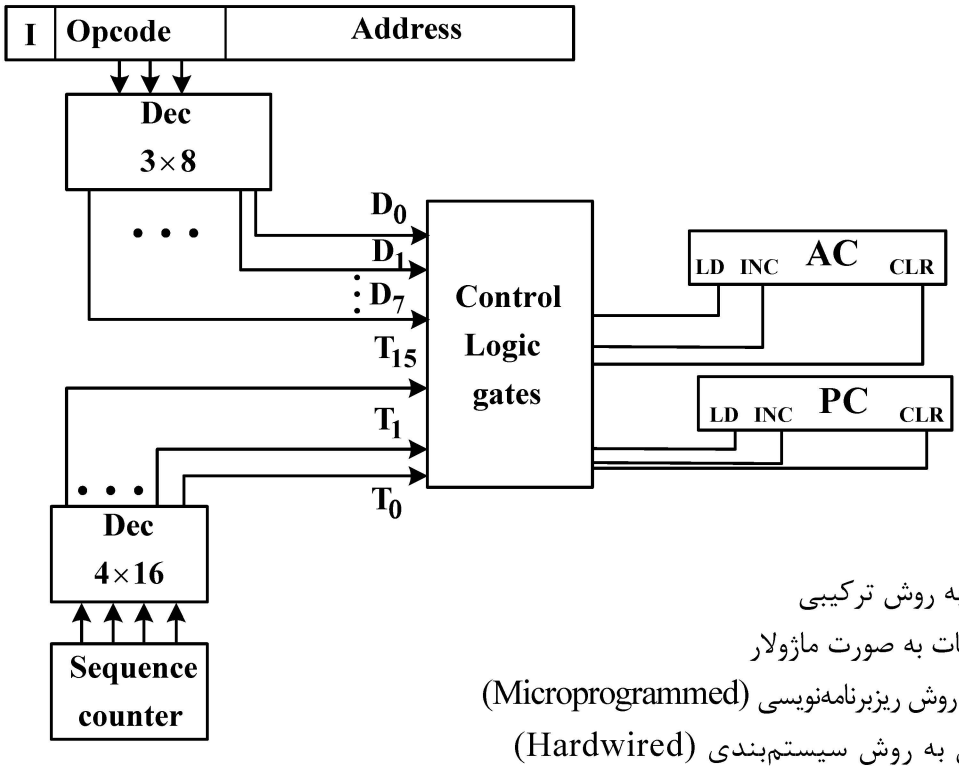
۲) ۴

۳) ۲/۵

۴) ۱/۸

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۱۰۴- شکل معماری زیر، توسط کدام مورد به‌درستی معرفی شده است؟



۱) طراحی واحد کنترل به روش ترکیبی
۲) طراحی واحد بانک ثبات به صورت ماژولار
۳) طراحی واحد کنترل به روش ریزبرنامه‌نویسی (Microprogrammed)
۴) طراحی واحد کنترل به روش سیستم‌بندی (Hardwired)

۱۰۵- ریزبرنامه طراحی‌شده برای دستور **ADD** در یک کامپیوتر، به صورت زیر است. ریزبرنامه معادل با **INDR2**، کدام مورد است؟

```
ADD: READ I  CALL  INDR2
     ADD  U JMP   FETCH
```

۱)
```
INDR2 : DRTAR U JMP NEXT
        READ  U  RET
```

۲)
```
INDR2 : ACTDR U JMP NEXT
        READ  U JMP NEXT
```

۳)
```
INDR2 : NOP    U JMP RET
        READ  U JMP FETCH
```

۴)
```
INDR2 : DRTAR  I  JMP NEXT
        ACTDR U RET
```

۱۰۶- پردازنده‌ای دارای یک پایپ‌لاین ۸ مرحله‌ای ساده با تأخیر مراحل برابر با ۵ نانوثانیه است. همواره ۲۰٪ از دستورهای اجراشونده در این پردازنده از نوع پرش شرطی هستند به نحوی‌که مخاطره کنترلی در آنها درصورت عدم انجام پرش شرطی و انجام پرش شرطی به‌ترتیب منجر به ۱ و ۳ پالس ساعت توقف (stall) پایپ‌لاین می‌شود. همچنین ۴۰٪ از دستورها به خاطر مخاطره داده‌ای منجر به ۲ پالس ساعت توقف پایپ‌لاین می‌شوند. این پردازنده در هر ثانیه، حداقل چه تعداد دستورالعمل را می‌تواند اجرا کند؟

۱) $۹/۰۹ \times ۱۰^{۷}$
۲) $۸/۳۳ \times ۱۰^{۷}$
۳) $۱/۴ \times ۱۰^{۸}$
۴) $۱/۰۴ \times ۱۰^{۷}$

۱۰۷- کدام‌یک از تغییرات در تکه‌کد زیر، در راستای حذف مخاطره **Load-use** در خط لوله نیست؟

```
I۰ : LW Rb, b          // Load[b] to Rb
I۱ : LW Rc,c           // Load[c] to Rc
I۲ : Add Ra, Rb, Rc    // Ra = Rb + Rc
I۳ : SW a, Ra          // Strore Ra to [a]
I۴ : LW Re, e          // Load[e] to Re
I۵ : LW Rf,f           // Load[f] to Rf
I۶ : SUB Rd, Re, Rf    // Rd = Re– Rf
I۷ : SW d, Rd          // Strore Rd to [d]
```

۱) انتقال I۴ بلافاصله قبل از I۲

۲) انتقال I۳ بلافاصله بعد از I۵

۳) انتقال I۲ و I۳ بلافاصله بعد از I۴

۴) جابه‌جایی مجموعه I۰، I۱، I۲ و I۳ با مجموعه I۴، I۵، I۶ و I۷

۱۰۸- **در یک پردازنده پایپ‌لاین پنج قطعه‌ای شامل مراحل واکشی دستور (IF)، به‌دست آوردن عملوندها (ID)، اجرا در ALU (EXE)، مراجعه به حافظه (DM) و ذخیره نتایج (WB)، از دو واحد ALUی مجزا برای اجرای دستورات صحیح و اعشاری استفاده شده است. زمان هر مرحله، یک پالس ساعت است ولی اجرای دستورات ممیز شناور در ALU مربوطه، ۲ پالس ساعت طول می‌کشد. برای رفع هر نوع وابستگی (hazard)، از اضافه کردن تأخیر (stall) استفاده می‌شود. در این صورت، دستورات زیر در چند پالس ساعت انجام می‌شوند؟ (دستورات ممیز شناور با علامت F مشخص شده‌اند.)**

```
MUL.F  F0, F1, F2
ADD.F  F3, F4, F5
ADD    X0, X1, X2
SUB    X3, X4, X5
```

۱) ۸

۲) ۹

۳) ۱۰

۴) ۱۱

۱۰۹- **فرق اصلی بین حافظه نهان و بافر چیست؟**

۱) حافظه نهان بین CPU و حافظه اصلی است، ولی بافر نمی‌تواند بین CPU و حافظه اصلی باشد.

۲) حافظه نهان به‌صورت سخت‌افزاری و نرم‌افزاری قابل پیاده‌سازی است، ولی بافر فقط سخت‌افزاری است.

۳) حافظه نهان از همجواری زمانی و مکانی بهره می‌برد، درحالی‌که بافر برای همجواری مکانی مناسب است.

۴) حافظه نهان به‌صورت سخت‌افزاری قابل پیاده‌سازی است، ولی بافر به‌صورت سخت‌افزاری و نرم‌افزاری قابل پیاده‌سازی است.

۱۱۰- **چگونه می‌توان تعداد Miss های اولیه که به خاطر خالی بودن حافظه نهان رخ می‌دهند را کاهش داد؟**

۱) امکان کاهش وجود ندارد.

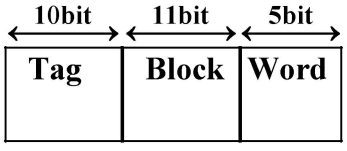
۲) استفاده از مجموعه بزرگ‌تر

۳) بزرگ کردن بلاک‌ها

۴) افزایش ظرفیت حافظه نهان

Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۱۱۱- میادین مختلف آدرس CPU برای نگاشت مستقیم (Direct Mapping) یک حافظه نهان با حافظه اصلی، به شکل زیر تعیین شده است. مشخص کنید اندازه حافظه اصلی، حافظه نهان و شماره بلوکی از حافظه نهان که حاوی محتوای آدرس $(2D\ C\ F\ A\ E\ B)_H$ است، به‌ترتیب چیست؟ (هر کلمه در هر بلوک را یک بایت فرض کنید.)



	MM size	Cache size	Block # (Hex)
۱)	64 MB	64KB	7D7
۲)	256 MB	256KB	7DB
۳)	64 MB	256KB	FAB
۴)	64 MB	64KB	FD7

۱۱۲- در ضرب دو عدد ۸ بیتی ۴۵- و ۸۰+ با استفاده از الگوریتم ضرب بوث، حداقل تعداد عملیات حسابی (به‌تفکیک جمع و تفریق) چندتاست؟

۱) ۴ عملیات: ۳ جمع و ۱ تفریق

۲) ۴ عملیات: ۲ جمع و ۲ تفریق

۳) ۵ عملیات: ۳ جمع و ۲ تفریق

۴) ۵ عملیات: ۲ جمع و ۳ تفریق

۱۱۳- در معماری پردازنده مبتنی‌بر الگوریتم توماسولو (Tomasulo)، مخاطره Write After Read (WAR) چگونه مدیریت می‌شود؟

۱) با منتظر ماندن دستور دوم در Reservation Station

۲) با متوقف شدن دستور دوم در مرحله نوشتن نتیجه

۳) با روش Operand Forwarding

۴) با روش Register Renaming

۱۱۴- در معماری پردازنده مبتنی‌بر Scoreboard، هریک از مخاطرات WAW، WAR و RAW به‌ترتیب در کدام مرحله خط لوله کنترل می‌شوند؟

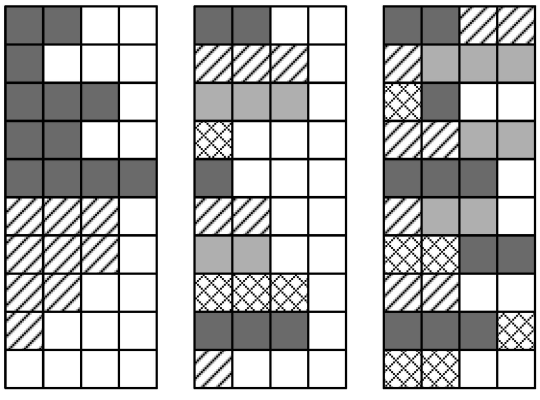
۱) Issue، Write Result و Issue

۲) Issue، Issue و Read Operands

۳) Issue، Write Result و Read Operands

۴) Write Result، Read Operands و Issue

۱۱۵- در شکل‌های زیر، اگر مربع‌های با رنگ و اشکال یکسان نشان‌دهنده نخ (thread)های اجرایی یکسان و مربع‌های سفید نشان‌دهنده slotهای خالی پردازنده باشند و محور عمودی سیکل‌های اجرایی را نشان دهد، نوع multithreading به‌کاررفته در پردازنده مطابق این شکل‌ها چیست؟



(۱) (۲) (۳)

۱) Simultaneous (۱)، Fine-grained (۲) و Coarse – grained (۳)

۲) Simultaneous (۱)، Superscalar (۲) و Coarse – grained (۳)

۳) Superscalar (۱)، Fine – grained (۲) و Coarse – grained (۳)

۴) Simultaneous(۱)، Fine – grained (۲) و Superscalar (۳)

۱۱۶- در یک تراشه الکترونیکی، ولتاژ کاری نصف شده و در عوض، تعداد گیت‌های مدار ۲ برابر شده است. با فرض ثابت بودن فناوری ساخت و ثابت بودن فرکانس کاری، توان پویا با چه نسبتی تغییر می‌کند؟

۱) ۴ ۲) ۲

۳) ۱ ۴) $\frac{۱}{۲}$

۱۱۷- در یک تراشه دیجیتال، از بین مسیرهای موجود، ۱۰ مسیر بحرانی با تأخیر ۱۰۰ نانوثانیه وجود دارد. اگر تأخیر همه مسیرهای بحرانی تا ۹۰ نانوثانیه کاهش یابد، با صرف‌نظرکردن از Setup time و Clock skew، کدام مورد درخصوص مقدار تأخیر کل مدار برحسب نانوثانیه درست است؟

۱) ۹۰ ۲) حداقل ۹۰

۳) ۱۰۰ ۴) حداقل ۱۰۰

۱۱۸- در یک شبکه متشکل از سه مقاومت سری $R = ۱۰۰\ \Omega$ و خازن‌های $C_۱ = ۱۰\,fF$، $C_۲ = ۲۰\,fF$ و $C_۳ = ۴۰\,fF$، براساس تقریب Elmore، تأخیر در گره میانی (پس از $C_۲$) تقریباً چند ps است؟

۱) ۱۶/۲۵ ۲) ۱۴/۲۳

۳) ۱۳/۵۲ ۴) ۱۳/۰۰

۱۱۹- در یک فناوری ساخت VLSI، برای ساخت یک ترانزیستور NMOS به ۸ ماسک (نقاب) نیاز است. اگر بخواهیم گیت CMOS با ۶ لایه فلز طراحی کنیم، چند ماسک (نقاب) نیاز داریم؟

۱) ۲۱

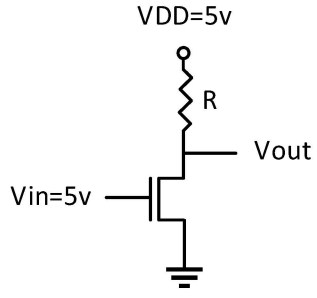
۲) ۲۰

۳) ۱۵

۴) ۱۴

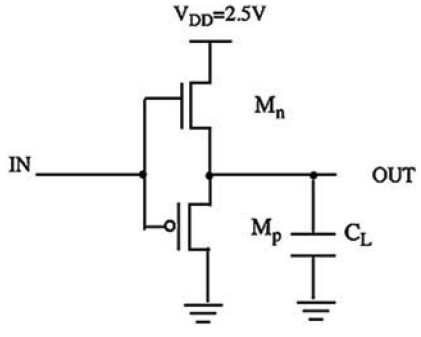
Telegram Channel: @konkurcomputer [www.konkurcomputer.ir] کنکور کامپیوتر konkurcomputer.ir

۱۲۰- در گیت شبه NMOS زیر، مقدار مقاومت چند اُهم باشد تا ولتاژ سطح صفر خروجی برابر ۱ ولت شود؟ (فرض کنید $\beta = ۱۰ mA/v^۲$ ، $VDD = ۵v$, $V_t = ۰/۵v$ باشد.)



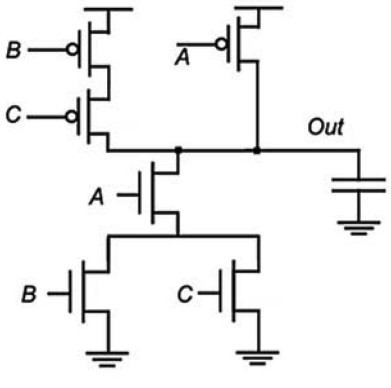
۱) ۱۲۰
۲) ۱۱۵
۳) ۱۱۰
۴) ۱۰۰

۱۲۱- در مدار زیر، اگر قدر مطلق ولتاژ آستانه ترانزیستورهای NMOS و PMOS به‌ترتیب $|V_{tn}| = ۰/۵ V$ و $|V_{tp}| = ۰/۷ V$ باشد، ولتاژ خروجی به‌ازای ورودی صفر ولت و به‌ازای ورودی $V_{DD} = ۲/۵ V$، به‌ترتیب، برابر چند ولت است؟



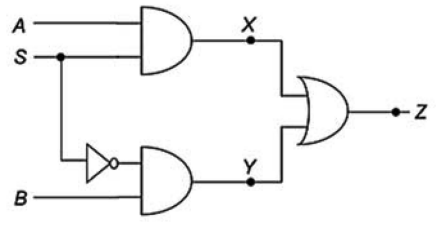
۱) ۲/۵ و صفر
۲) ۲ و ۰/۷
۳) ۰/۷ و ۲
۴) صفر و ۲/۵

۱۲۲- در مدار زیر، زمانی‌که خروجی مقدار high دارد، بیشترین میزان جریان نشتی زیرآستانه (subthreshold) به ازای چه مقدار ورودی‌ها رخ می‌دهد؟



۱) ABC = ۱۰۰
۲) ABC = ۰۰۰
۳) ABC = ۰۱۱
۴) ABC = ۱۱۱

۱۲۳- مدار شکل زیر، در سطح ترانزیستوری به‌صورت منطق استاتیک مکمل (CMOS) پیاده‌سازی شده است. برای هریک از سه ورودی (A, B, S) احتمال یک یا صفر بودن، برابر است (۵۰ درصد). احتمال گذر صفر به یک ($P_{۰\to۱}$) برای خروجی Z چقدر است؟



۱) $\frac{۶۳}{۲۵۶}$
۲) $\frac{۹}{۱۶}$
۳) $\frac{۷}{۱۶}$
۴) $\frac{۱}{۴}$

۱۲۴- کدام مورد درست است؟

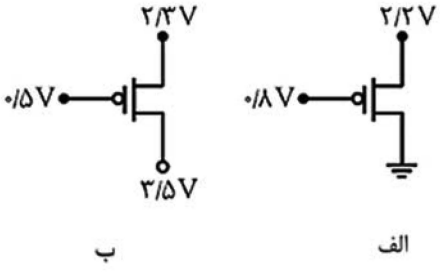
۱) افزایش درجه حرارت باعث کاهش میزان تحرک حامل‌ها (mobility) و کاهش ولتاژ آستانه (Vth) می‌شود.

۲) دلیل افزایش جریان ترانزیستور MOS در ناحیه اشباع بر اثر افزایش ولتاژ Vds، جریان‌های نشتی دیودهای معکوس بین درین (یا سورس) و بدنه می‌باشد.

۳) بر اثر scaling (کاهش ابعاد ترانزیستورها در اثر پیشرفت تکنولوژی)، قدرت جریان‌دهی ترانزیستورها کم می‌شود و در نتیجه، سرعت مدار کاهش می‌یابد.

۴) برای جلوگیری از charge sharing در منطق domino باید یک ترانزیستور NMOS که با پالس ساعت کنترل می‌شود، در انتهای شبکه NMOS اضافه کرد.

۱۲۵- با این فرض که اندازه ولتاژ آستانه برای ترانزیستور PMOS برابر ۰/۴ V باشد، در هریک از مدارهای شکل «الف» و «ب»، ترانزیستور به‌ترتیب در چه ناحیه کاری قرار دارد؟



۱) اشباع ـ اشباع

۲) خطی ـ خطی

۳) اشباع ـ خطی

۴) خطی ـ اشباع

مجموعه امتحانی	عنوان دفترچه	کد دفترچه
۲۳۵۴ – مهندسی وعلم کامپیوتر	دروس اختصاصی	۷۰۷A

شماره سوال	گزینه صحیح	شماره سوال	گزینه صحیح	شماره سوال	گزینه صحیح	شماره سوال	گزینه صحیح
۱	۲	۴۱	۱	۸۱	۲	۱۲۱	۳
۲	۳	۴۲	۳	۸۲	۳	۱۲۲	۱
۳	۱	۴۳	۲	۸۳	۳	۱۲۳	۴
۴	۴	۴۴	۴	۸۴	۲	۱۲۴	۱
۵	۲	۴۵	۴	۸۵	۴	۱۲۵	۳
۶	۱	۴۶	۳	۸۶	۱		
۷	۳	۴۷	۱	۸۷	۴		
۸	۳	۴۸	۴	۸۸	۳		
۹	۴	۴۹	۲	۸۹	۱		
۱۰	۱	۵۰	۲	۹۰	۲		
۱۱	۲	۵۱	۳	۹۱	۴		
۱۲	۱	۵۲	۱	۹۲	۳		
۱۳	۴	۵۳	۲	۹۳	۴		
۱۴	۴	۵۴	۴	۹۴	۱		
۱۵	۳	۵۵	۱	۹۵	۱		
۱۶	۱	۵۶	۴	۹۶	۴		
۱۷	۴	۵۷	۲	۹۷	۲		
۱۸	۲	۵۸	۳	۹۸	۳		
۱۹	۴	۵۹	۱	۹۹	۱		
۲۰	۱	۶۰	۳	۱۰۰	۴		
۲۱	۳	۶۱	۴	۱۰۱	۳		
۲۲	۲	۶۲	۱	۱۰۲	۱		
۲۳	۴	۶۳	۳	۱۰۳	۳		
۲۴	۲	۶۴	۲	۱۰۴	۴		
۲۵	۱	۶۵	۲	۱۰۵	۱		
۲۶	۳	۶۶	۴	۱۰۶	۲		
۲۷	۴	۶۷	۱	۱۰۷	۴		
۲۸	۱	۶۸	۳	۱۰۸	۲		
۲۹	۲	۶۹	۱	۱۰۹	۳		
۳۰	۳	۷۰	۴	۱۱۰	۳		
۳۱	۴	۷۱	۲	۱۱۱	۱		
۳۲	۲	۷۲	۳	۱۱۲	۲		
۳۳	۱	۷۳	۴	۱۱۳	۴		
۳۴	۲	۷۴	۱	۱۱۴	۳		
۳۵	۳	۷۵	۲	۱۱۵	۱		
۳۶	۳	۷۶	۲	۱۱۶	۴		
۳۷	۴	۷۷	۴	۱۱۷	۲		
۳۸	۱	۷۸	۱	۱۱۸	۴		
۳۹	۲	۷۹	۳	۱۱۹	۱		
۴۰	۴	۸۰	۴	۱۲۰	۴		

konkurcomputer.ir